

PCT REQUEST

S00P1453WO00

Original (for SUBMISSION)

0	For receiving Office use only	
0-1	International Application No.	
0-2	International Filing Date	
0-3	Name of receiving Office and "PCT International Application"	
0-4	Form - PCT/RO/101 PCT Request	
0-4-1	Prepared using	PCT-EASY Version 2.91 (updated 10.10.2000)
0-5	Petition The undersigned requests that the present international application be processed according to the Patent Cooperation Treaty	
0-6	Receiving Office (specified by the applicant)	Japanese Patent Office (RO/JP)
0-7	Applicant's or agent's file reference	S00P1453WO00
I	Title of invention	RECORDING APPARATUS, RECORDING METHOD, REPRODUCING APPARATUS, AND REPRODUCING METHOD
II	Applicant	
II-1	This person is:	applicant only
II-2	Applicant for	all designated States except US
II-4	Name	SONY CORPORATION
II-5	Address:	7-35, Kitashinagawa 6-chome, Shinagawa-ku, Tokyo 141-0001 Japan
II-6	State of nationality	JP
II-7	State of residence	JP
II-8	Telephone No.	03-5448-2111
II-9	Facsimile No.	03-5448-5709
III-1	Applicant and/or Inventor	
III-1-1	This person is:	applicant and inventor
III-1-2	Applicant for	US only
III-1-4	Name (LAST, First)	TOGASHI, Haruo
III-1-5	Address:	C/O SONY CORPORATION 7-35, Kitashinagawa 6-chome, Shinagawa-ku, Tokyo 141-0001 Japan
III-1-6	State of nationality	JP
III-1-7	State of residence	JP

THIS PAGE BLANK (USPTO)

PCT REQUEST

2/4

S00P1453WO00

Original (for SUBMISSION)

III-2	Applicant and/or inventor	
III-2-1	This person is:	applicant and inventor
III-2-2	Applicant for	US only
III-2-4	Name (LAST, First)	SUGIYAMA, Akira
III-2-5	Address:	C/O SONY CORPORATION 7-35, Kitashinagawa 6-chome, Shinagawa-ku, Tokyo 141-0001 Japan
III-2-6	State of nationality	JP
III-2-7	State of residence	JP
III-3	Applicant and/or inventor	
III-3-1	This person is:	applicant and inventor
III-3-2	Applicant for	US only
III-3-4	Name (LAST, First)	TODO, Shin
III-3-5	Address:	C/O SONY CORPORATION 7-35, Kitashinagawa 6-chome, Shinagawa-ku, Tokyo 141-0001 Japan
III-3-6	State of nationality	JP
III-3-7	State of residence	JP
III-4	Applicant and/or inventor	
III-4-1	This person is:	applicant and inventor
III-4-2	Applicant for	US only
III-4-4	Name (LAST, First)	MATSUMOTO, Hideyuki
III-4-5	Address:	C/O SONY CORPORATION 7-35, Kitashinagawa 6-chome, Shinagawa-ku, Tokyo 141-0001 Japan
III-4-6	State of nationality	JP
III-4-7	State of residence	JP
IV-1	Agent or common representative; or address for correspondence The person identified below is hereby/has been appointed to act on behalf of the applicant(s) before the competent International Authorities as:	Agent
IV-1-1	Name (LAST, First)	SUGIURA, Masatomo
IV-1-2	Address:	7th Floor, Ikebukuro Park Bldg., 49-7, Minami Ikebukuro 2-chome, Toshima-ku, Tokyo 171-0022 Japan
IV-1-3	Telephone No.	03-3980-0339
IV-1-4	Facsimile No.	03-3982-3166
IV-1-5	e-mail	sugipat2@mbc.nifty.com
V	Designation of States	
V-1	Regional Patent (other kinds of protection or treatment, if any, are specified between parentheses after the designation(s) concerned)	EP: AT BE CH&LI CY DE DK ES FI FR GB GR IE IT LU MC NL PT SE and any other State which is a Contracting State of the European Patent Convention and of the PCT

THIS PAGE BLANK (USPTO)

PCT REQUEST

S00P1453WO00

Original (for SUBMISSION)

V-2	National Patent (other kinds of protection or treatment, if any, are specified between parentheses after the designation(s) concerned)	JP KR US	
V-5	Precautionary Designation Statement In addition to the designations made under items V-1, V-2 and V-3, the applicant also makes under Rule 4.9(b) all designations which would be permitted under the PCT except any designation(s) of the State(s) indicated under item V-6 below. The applicant declares that those additional designations are subject to confirmation and that any designation which is not confirmed before the expiration of 15 months from the priority date is to be regarded as withdrawn by the applicant at the expiration of that time limit.		
V-6	Exclusion(s) from precautionary designations	NONE	
VI-1	Priority claim of earlier national application		
VI-1-1	Filing date	03 December 1999 (03.12.1999)	
VI-1-2	Number	Patent Application 11-345440	
VI-1-3	Country	JP	
VII-1	International Searching Authority Chosen	Japanese Patent Office (JPO) (ISA/JP)	
VIII	Check list	number of sheets	electronic file(s) attached
VIII-1	Request	5	-
VIII-2	Description	47	-
VIII-3	Claims	4	-
VIII-4	Abstract	1	s00p1453_abstract.txt
VIII-5	Drawings	20	-
VIII-7	TOTAL	77	
	Accompanying items	paper document(s) attached	electronic file(s) attached
VIII-8	Fee calculation sheet	✓	-
VIII-9	Separate signed power of attorney	✓	-
VIII-12	Priority document(s)	Item(s) VI-1	-
VIII-16	PCT-EASY diskette	-	diskette
VIII-17	Other (specified):	Revenue stamps of transmittal fee and search fee for receiving office	-
VIII-17	Other (specified):	Submission of certificate of payment for international fee	-
VIII-18	Figure of the drawings which should accompany the abstract	24	

THIS PAGE BLANK (USPTO)

PCT REQUEST

S00P1453WO00

Original (for SUBMISSION)

VIII-19	Language of filing of the international application	Japanese
IX-1	Signature of applicant or agent	
IX-1-1	Name (LAST, First)	SUGIURA, Masatomo

FOR RECEIVING OFFICE USE ONLY

10-1	Date of actual receipt of the purported international application	
10-2	Drawings:	
10-2-1	Received	
10-2-2	Not received	
10-3	Corrected date of actual receipt due to later but timely received papers or drawings completing the purported international application	
10-4	Date of timely receipt of the required corrections under PCT Article 11(2)	
10-5	International Searching Authority	ISA/JP
10-6	Transmittal of search copy delayed until search fee is paid	

FOR INTERNATIONAL BUREAU USE ONLY

11-1	Date of receipt of the record copy by the International Bureau	
------	--	--

THIS PAGE BLANK (USPTO)

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP00/08510

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl⁷ H04N5/92, H04N7/26

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl⁷ H04N5/91-5/956, H04N7/26

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Toroku Jitsuyo Shinan Koho	1994-2001
Kokai Jitsuyo Shinan Koho	1971-2001	Jitsuyo Shinan Toroku Koho	1996-2001

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP, 7-250331, A (Matsushita Electric Ind. Co., Ltd.), 26 September, 1995 (26.09.95), Par. Nos. [0022]-[0026]; Figs. 3 to 4 & US, 5701386, A	1-5, 16
A	JP, 8-275109, A (Mitsubishi Electric Corporation), 18 October, 1996 (18.10.96), Par. Nos. [0074]; Fig. 3 & EP, 724361, A & SG, 33668, A & CN, 1139259, A & US, 5740306, A	6-16
A	JP, 5-199495, A (Hitachi, Ltd.) 06 August, 1993 (06.08.93) Par. Nos. [0008]-[0016]; Fig. 1 (Family: none)	2, 7
A	JP, 8-279987, A (Sharp Corporation), 22 October, 1996 (22.10.96), Par. Nos. [0012]-[0014]; Figs. 1 to 2 & EP, 695088, A & JP, 8-46902, A & JP, 8-279979, A & EP, 982942, A	2, 7

☐ Further documents are listed in the continuation of Box C.☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier document but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
16 February, 2001 (16.02.01)

Date of mailing of the international search report
27 February, 2001 (27.02.01)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

THIS PAGE BLANK (USPTO)

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int. Cl¹ H04N5/92, H04N7/26

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int. Cl¹ H04N5/91-5/956, H04N7/26

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報 1922-1996年
 日本国公開実用新案公報 1971-2001年
 日本国登録実用新案公報 1994-2001年
 日本国実用新案登録公報 1996-2001年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	JP, 7-250331, A (松下電器産業株式会社) 26. 9月. 1995 (26. 09. 95) 段落番号【0022】-【0026】, 第3図-第4図 & US, 5701386, A	1-5, 16
A	JP, 8-275109, A (三菱電機株式会社) 18. 10月. 1996 (18. 10. 96) 段落番号【0074】, 第3図 & EP, 724361, A & SG, 33668, A & CN, 1139259, A & US, 5740306, A	6-16

☒ C欄の続きにも文献が列挙されている。☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの
 「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
 「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
 「O」 口頭による開示、使用、展示等に言及する文献
 「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの
 「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの
 「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの
 「&」 同一パテントファミリー文献

国際調査を完了した日

16. 02. 01

国際調査報告の発送日

27.02.01

国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)
 郵便番号100-8915
 東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

松元 伸次



5C

2949

電話番号 03-3581-1101 内線 3540

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	JP, 5-199495, A (株式会社日立製作所) 6. 8月. 1993 (06. 08. 93) 段落番号【0008】-【0016】, 第1図 (ファミリーなし)	2、7
A	JP, 8-279987, A (シャープ株式会社) 22. 10月. 1996 (22. 10. 96) 段落番号【0012】-【0014】, 第1図-第2図 & EP, 695088, A & JP, 8-46902, A & JP, 8-279979, A & EP, 982942, A	2、7

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2001 年 6 月 7 日 (07.06.2001)

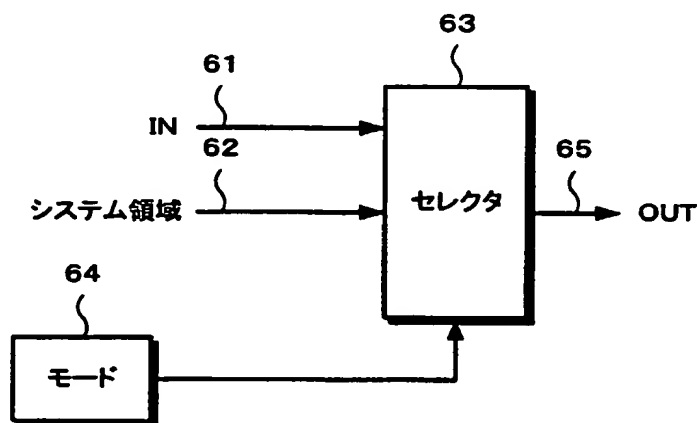
PCT

(10) 国際公開番号
WO 01/41436 A1

- (51) 国際特許分類: H04N 5/92, 7/26 Akira) [JP/JP]. 藤堂 晋 (TODO, Shin) [JP/JP]. 松本英之 (MATSUMOTO, Hideyuki) [JP/JP]; 〒141-0001 東京都品川区北品川6丁目7番35号 ソニー株式会社内 Tokyo (JP).
- (21) 国際出願番号: PCT/JP00/08510
- (22) 国際出願日: 2000 年 12 月 1 日 (01.12.2000)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ: 特願平11/345440 1999 年 12 月 3 日 (03.12.1999) JP (84) 指定国 (広域): ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR).
- (71) 出願人 (米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒141-0001 東京都品川区北品川6丁目7番35号 Tokyo (JP). 添付公開書類: 国際調査報告書
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 富樫治夫 (TOGASHI, Haruo) [JP/JP]. 杉山 晃 (SUGIYAMA, 2 文字コード及び他の略語については、定期発行される各 PCT ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(54) Title: RECORDING APPARATUS AND METHOD, AND REPRODUCING APPARATUS AND METHOD

(54) 発明の名称: 記録装置および方法、並びに再生装置および方法



62...SYSTEM AREA

63...SELECTOR

64...MODE

(57) Abstract: A selector has a function of creating a header in a sequence layer and a header in a picture layer based on the data reproduced from a system area and a function of outputting as an output stream either the input stream itself or a stream to which headers created with respect to the headers in the input stream are added. If the mode is not a high-speed reproduction mode, the selector selects the headers contained in the input stream as they are as the headers in the output stream. If the mode is a high-speed reproduction mode, headers (a header in the sequence layer and a header in the picture layer) are created based on the data reproduced from the system area, and the selector outputs an output stream which is the input stream to which the created headers are added.



(57) 要約:

セレクトは、システム領域の再生データに基づいてシーケンス層のヘッダおよびピクチャ層のヘッダを作成する機能と、入力ストリーム自身と、入力ストリーム中のヘッダに対して作成されたヘッダが付加されたストリーム的一方を出力ストリームとして出力する機能を有する。セレクトの選択動作は、高速再生モードでなければ、入力ストリームに含まれるヘッダをそのまま出力ストリームのヘッダとする。モードが高速再生モードを示す時には、システム領域から再生されたデータを基にヘッダ（シーケンス層のヘッダおよびピクチャ層のヘッダ）を作成し、セレクトは、この作成されたヘッダを入力ストリームに対して付加した出力ストリームを出力する。

明細書

記録装置および方法、並びに再生装置および方法

技術分野

- この発明は、デジタルビデオ信号をテープ状記録媒体に記録する
- 5 記録装置および方法、並びにテープ状記録媒体からデジタルビデオ信号を再生する再生装置および方法に関する。

背景技術

- デジタルVTR (Video Tape Recorder) に代表されるように、デジタルビデオ信号およびデジタルオーディオ信号を記録媒体に記録し、また、記録媒体から再生するようなデータ記録再生装置が知られている。デジタルビデオ信号は、データ容量が膨大となるため、所定の方式で圧縮符号化されて記録媒体に記録されるのが一般的である。近年では、MPEG 2 (Moving Picture Experts Group phase 2) 方式が圧縮符号化の標準的な方式として知られている。
- 10 上述のMPEG 2を始めとする画像圧縮技術では、可変長符号を用いてデータの圧縮率を高めている。したがって、圧縮しようとする画像の複雑さによって、1画面分、例えば1フレームあるいは1フィールド当たりの圧縮後の符号量の変動する。

- 一方、磁気テープやディスク記録媒体といった記録媒体にビデオ信号を記録する記録装置、特にVTRにおいては、1フレームや1フィールドが等長化の単位とされる。すなわち、1フレームや1フィールド当たりの符号量を一定値以下に収め、記憶媒体の一定容量の領域に記録する。
- 20

- VTRに等長化方式が採用される理由は、記録媒体である磁気テープ上での記録領域が1フレームの単位で構成されており、この記録領域に1フレーム分の記録データが過不足無く入る必要があるからであ
- 25

る。また、記録時間に比例して記録媒体が消費されるため、記録総量や残量を、正確に求めることができ、高速サーチによる頭出し処理も容易に行えるという利点がある。また、記録媒体の制御の観点からは、例えば記録媒体が磁気テープであれば、等長化方式でデータを記録
5 することで、力学的に駆動される磁気テープを等速度に保って走行させることで安定化を図れるという利点を有する。これらの利点は、ディスク記録媒体であっても、同様に適用させることができる。

可変長符号化方式と、等長化方式とでは、上述のように、相反する性質を有する。近年では、ビデオ信号を非圧縮のベースバンド信号で
10 入力し、内部でMPEG2やJPEG(Joint Photographic Experts Group)といった可変長符号により圧縮符号化を施して、記録媒体に記録する記録装置が出現している。また、可変長符号を用いて圧縮符号化されたストリームを直接的に入出力および記録／再生するような記録再生装置も提案されている。なお、以下では、デジタルビデオ信
15 号の圧縮符号化方式をMPEG2であるとして説明する。

ここで、MPEG2のデータストリーム構造について、概略的に説明する。MPEG2は、動き補償予測符号化と、DCTによる圧縮符号化とを組み合わせたものである。MPEG2のデータ構造は、階層構造をなしており、下位から、ブロック層、マクロブロック層、スライ
20 ス層、ピクチャ層、GOP(Group of Picture)層およびシーケンス層となっている。

ブロック層は、DCTを行う単位であるDCTブロックからなる。マクロブロック層は、複数のDCTブロックで構成される。スライス層は、ヘッダ部と、1以上のマクロブロックより構成される。ピク
25 チャ層は、ヘッダ部と、1以上のスライスとから構成される。ピクチャは、1画面に対応する。GOP層は、ヘッダ部と、Iピクチャ(Intra

-coded picture : イントラ符号化画像) と、P ピクチャ (Predictive-coded picture : 順方向予測符号化画像) と、B ピクチャ (Bidirectionally predictive-coded picture : 両方向予測符号化画像) とから構成される。

- 5 I ピクチャは、符号化されるときその画像 1 枚の中だけで閉じた情報を使用するものである。従って、復号時には、I ピクチャ自身の情報のみで復号できる。P ピクチャは、予測画像 (差分をとる基準となる画像) として、時間的に前の既に復号された I ピクチャまたは P ピクチャを使用するものである。動き補償された予測画像との差を符号
- 10 化するか、差分を取らずに符号化するか、効率の良い方をマクロブロック単位で選択する。B ピクチャは、予測画像 (差分をとる基準となる画像) として、時間的に前の既に復号された I ピクチャまたは P ピクチャ、時間的に後ろの既に復号された I ピクチャまたは P ピクチャ、並びにこの両方から作られた補間画像の 3 種類を使用する。この 3
- 15 種類のそれぞれの動き補償後の差分の符号化と、イントラ符号化の中で、最も効率の良いものをマクロブロック単位で選択する。

- 従って、マクロブロックタイプとしては、フレーム内符号化 (Intra) マクロブロックと、過去から未来を予測する順方向 (Forward) フレーム間予測マクロブロックと、未来から過去を予測する逆方向 (Backward) フレーム間予測マクロブロックと、前後両方向から予測する両方向マクロブロックとがある。I ピクチャ内の全てのマクロブロックは、フレーム内符号化マクロブロックである。また、P ピクチャ内には、フレーム内符号化マクロブロックと順方向フレーム間予測マクロブロックとが含まれる。B ピクチャ内には、上述した 4 種類の全てのタイプ
- 20
- 25
- タイプのマクロブロックが含まれる。

マクロブロックは、複数の DCT ブロックの集合であり、画面 (ピ

クチャ)を16画素×16ラインの格子状に分割したものである。スライスは、例えばこのマクロブロックを水平方向に連結してなるものである。画面のサイズが決まると、1画面当たりのマクロブロック数は、一意に決まる。

- 5 MPEGのフォーマットにおいては、スライスが1つの可変長符号系列である。可変長符号系列とは、可変長符号を復号化しなければデータの境界を検出できない系列である。MPEGストリームの復号時には、スライスのヘッダ部を検出し、可変長符号の始点と終点とを見つけ出す。
- 10 MPEGでは、1スライスを1ストライプ(16ライン)で構成するのが普通であり、画面の左端から可変長符号化が始まり、右端で終わる。したがって、VTRによってMPEGストリームがそのまま記録された記録媒体を、高速再生したときに、再生できる部分が画面の左端に集中し、均一に更新することができない。また、データのテープ上の配置を予測できないため、テープパターンを一定の間隔でトレースしたのでは、均一な画面更新ができなくなる。さらに、1箇所でもエラーが発生すると、画面右端まで影響し、次のスライスヘッダが検出されるまで復帰できない。好ましくは、1スライスを1マクロブロックで構成することによって、このような不都合を回避することが
- 15 できる。

- 一方、ビデオ信号は、回転するヘッドで斜めにトラックを形成するヘリカルトラック方式によって、磁気テープ上に記録される。1トラックにおいて、シンクブロックを記録の最小単位として、シンクブロックがデータの種類毎にグループ化されてセクタが形成される。また
- 25 、1フレーム分のデータは、複数本のトラックとして記録される。

そして、MPEGでは、ランダムアクセスを可能とするために、複

数枚のピクチャのまとまりであるGOP (Group of Picture) 構造が規定されている。GOPに関するMPEGの規則では、第1にストリーム上で、GOPの最初がIピクチャであること、第2に、原画像の順で、GOPの最後がIまたはPピクチャであることが規定されている

5 。また、GOPとしては、以前のGOPの最後のIまたはPピクチャからの予測を必要とする構造も許容されている。以前のGOPの画像を使用しないで復号できるGOPは、クローズドGOPと称される。

また、デジタルVTRでは、編集処理が行われるのが普通である。編集処理は、なるべく細かい単位で行われることが好ましい。MPEG 2のストリームを記録している場合には、編集単位としてGOP単位が考えられる。GOP単位として前後の他のGOPの画像を使用しないで復調できるクローズドGOPの構成とすることによって、GOP単位の編集処理が可能である。しかしながら、GOPが例えば15フレームから構成されている場合では、編集単位が大きすぎる問題

10 がある。そこで、一般的には、フレーム（ピクチャ）単位の精度で編集を行うことが好ましい。

しかしながら、MPEGストリームが復号時に前または前後の画像を必要とする予測画像が含まれていると、フレーム単位の編集が不可能となる。そこで、好ましくは、全ての画像をフレーム内符号化（イントラフレーム）で符号化し、1GOPを1つのイントラピクチャで構成する。このように規定したストリームも、MPEG 2の符号化の文法（シンタックス）を満たしている。

20

また、シーケンス層、GOP層、ピクチャ層、スライス層およびマクロブロック層の先頭には、それぞれ所定のビットパターンからなる識別コードが配され、識別コードに続けて、各層の符号化パラメータが格納されるヘッダ部が配される。MPEG 2の復号化を行うMPEG

25

Gデコーダでは、パターンマッチングにより識別コードを抽出して階層を判別し、ヘッダ部に格納されたパラメータ情報に基づき、MPEGストリームの復号化を行う。ピクチャ層より下位の層のヘッダは、各フレーム毎に必要な情報であるので、必ず各フレーム毎に付加する
5 規則とされている。一方、シーケンス層のヘッダは、シーケンスおよびGOPに1回付加すれば良く、各フレームに付加する必要はない。

シーケンス層のヘッダに含まれる情報として、画素数、ビットレート、プロファイル、レベル、色差フォーマット、プログレッシブシーケンス等が指定される。これらの情報は、例えばビデオテープ1巻を
10 1シーケンスとみなした時に、通常、同じ値が指定され、ビデオテープの先頭にシーケンス層のヘッダを付加すれば、MPEGの符号化文法上では問題がない。また、量子化マトリクスは、MPEGの符号化文法上、シーケンス層以外のヘッダ（シーケンス層のヘッダまたはピクチャ層のヘッダ）に存在する場合もある。MPEGの符号化文法上
15 では、量子化マトリクスを付加しても付加しなくてもよいものとされている。

また、ピクチャ層のヘッダに含まれる情報として、イントラマクロブロックのDC（直流）係数精度の設定、フレーム構造、フィールド構造および表示フィールドの指定、量子化スケールの選択、VLCタイプの選択、ジグザグ・オルタネートスキニングの選択、クロマフォーマットの指定などが指定される。そして、シーケンス層のヘッダおよびピクチャ層のヘッダは、入力画像の性質に応じて効率良い符号化を可能とするために、フレーム単位に切り替え可能とされている。
20

ディジタルVTRにおいては、回転ヘッドによりMPEGストリームを磁気テープ上に記録し、斜めのトラックが磁気テープ上に順次形成される。記録時とテープ速度が同一とされる通常再生時には、記録
25

されているデータの全てを再生できるので、フレーム単位にヘッダの情報が切り替えられていても問題が生じない。しかしながら、テープ速度を記録時より高速（例えば２倍以上）とする高速再生時には、テープ上のデータを断片的にしか再生できないので、ヘッダの情報をフレーム毎に切り替えていることは不都合が生じる。

第２６図は、高速再生時の再生データを概念的に示すものである。フレーム１からフレーム２、フレーム３、・・・の各フレームのデータは、ヘッダと、ピクチャデータとから構成されている。ヘッダとして、シーケンスヘッダ、GOPヘッダおよびピクチャヘッダがあり、ピクチャヘッダは、フレーム毎に必ず付加されている。高速再生時には、図中で影を付して示すように、各フレームから断片的に再生されたデータが得られる。このデータによって、１フレームの画像が復元される。

上述したように、シーケンス層のヘッダおよびピクチャ層のヘッダは、入力画像の性質に応じて効率良い符号化を可能とするために、フレーム単位に切り替え可能とされているので、フレーム１のヘッダが他のフレームのピクチャデータに対するヘッダと異なる場合には、正しく復号できない問題がある。

したがって、この発明の目的は、高速再生時に断片的に再生された圧縮符号化データから画像を復元することができる記録装置および方法、並びに再生装置および方法を提供することにある。

発明の開示

請求の範囲１の発明は、上述した課題を解決するために、デジタルビデオ信号をテープ状記録媒体に記録する記録装置において、

圧縮符号化され、ヘッダが付加されたストリームをテープ状記録媒体に記録する手段を有し、

各フレームに対して付加されるヘッダの情報を全てのフレームに対して同一とすることを特徴とする記録装置である。

請求の範囲 5 の発明は、デジタルビデオ信号をテープ状記録媒体に記録する記録方法において、

- 5 圧縮符号化され、ヘッダが付加されたストリームをテープ状記録媒体に記録し、

各フレームに対して付加されるヘッダの情報を全てのフレームに対して同一とすることを特徴とする記録方法である。

- 請求の範囲 1 および 5 の発明では、ヘッダの情報を全てのフレーム
10 に対して同一としているので、高速再生時に複数のフレームのデータが断片的に得られる時でも、ほぼ確実に再生データを復号できる。

請求の範囲 6 の発明は、デジタルビデオ信号をテープ状記録媒体に記録する記録装置において、

- 圧縮符号化され、ヘッダが付加されたストリームをテープ状記録媒
15 体に記録する手段を有し、

テープ状記録媒体を記録時の速度より速く送る高速再生時に、ほぼ確実に再生可能なシステム領域をストリームの記録領域と分離して設定し、

- システム領域に対して、ヘッダの少なくとも一部を記録することを
20 特徴とする記録装置である。

請求の範囲 10 の発明は、デジタルビデオ信号をテープ状記録媒体に記録する記録方法において、

圧縮符号化され、ヘッダが付加されたストリームをテープ状記録媒体に記録し、

- 25 テープ状記録媒体を記録時の速度より速く送る高速再生時に、ほぼ確実に再生可能なシステム領域をストリームの記録領域と分離して設

定し、

システム領域に対して、ヘッダの少なくとも一部を記録することを特徴とする記録方法である。

- 請求の範囲 1 1 の発明は、圧縮符号化され、ヘッダが付加されたストリームが記録されると共に、テープ状記録媒体を記録時の速度より速く送る高速再生時に、ほぼ確実に再生可能で、且つストリームの記録領域と分離して設定されたシステム領域に対して、ヘッダの少なくとも一部が記録されたテープ状記録媒体を再生する再生装置において、

- 10 高速再生時にシステム領域から再生したヘッダに含まれる情報を使用して再生ストリームを復号することを特徴とする再生装置である。

- 請求の範囲 1 5 の発明は、圧縮符号化され、ヘッダが付加されたストリームが記録されると共に、テープ状記録媒体を記録時の速度より速く送る高速再生時に、ほぼ確実に再生可能で、且つストリームの記録領域と分離して設定されたシステム領域に対して、ヘッダの少なくとも一部が記録されたテープ状記録媒体を再生する再生方法において、

高速再生時にシステム領域から再生したヘッダに含まれる情報を使用して再生ストリームを復号することを特徴とする再生方法である。

- 20 請求の範囲 1 6 の発明は、デジタルビデオ信号をテープ状記録媒体に記録する記録装置において、

圧縮符号化され、ヘッダが付加されたストリームをテープ状記録媒体に記録する手段を有し、

- 各フレームに対して付加されるヘッダの情報を全てのフレームに対して同一とし、

テープ状記録媒体を記録時の速度より速く送る高速再生時に、ほぼ

確実に再生可能なシステム領域をストリームの記録領域と分離して設定し、

システム領域に対して、ヘッダの少なくとも一部の情報を記録することを特徴とする記録装置である。

- 5 請求の範囲 6、10、11 および 15 の発明では、高速再生時でもほぼ確実に再生可能なシステム領域にヘッダの情報の少なくとも一部を記録しているのので、ヘッダ部を再生できない時でも、再生されたデータを復号することができる。請求の範囲 16 の発明は、ヘッダの情報を全てのフレームに対して同一とし、システム領域にヘッダの情報の
- 10 の少なくとも一部を記録しているのので、高速再生時により一層確実に再生データを復号できる。

図面の簡単な説明

第 1 図は、一般的な M P E G 2 ストリームの階層構造を概略的に示す略線図である。

- 15 第 2 図は、M P E G 2 のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

第 3 図は、M P E G 2 のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

- 第 4 図は、M P E G 2 のストリーム中に配されるデータの内容とビ
- 20 ット割り当てを示す略線図である。

第 5 図は、M P E G 2 のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

第 6 図は、M P E G 2 のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

- 25 第 7 図は、M P E G 2 のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

第 8 図は、M P E G 2 のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

第 9 図は、M P E G 2 のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

- 5 第 1 0 図は、M P E G 2 のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

第 1 1 図は、M P E G 2 のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

- 10 第 1 2 図は、M P E G 2 のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

第 1 3 図は、データのバイト単位の整列を説明するための図である。

第 1 4 図は、この発明の一実施形態における M P E G ストリームのデータ構成を示す略線図である。

- 15 第 1 5 図は、この発明の一実施形態による記録再生装置の構成の一例を示すブロック図である。

第 1 6 図は、磁気テープ上に形成されるトラックフォーマットの一例およびシステム領域に記録されるデータの構成を示す略線図である。

- 20 第 1 7 図は、ビデオエンコーダの出力の方法と可変長符号化を説明するための略線図である。

第 1 8 図は、ビデオエンコーダの出力の順序の並び替えを説明するための略線図である。

- 25 第 1 9 図は、順序の並び替えられたデータをシンクブロックにパッキングする処理を説明するための略線図である。

第 2 0 図は、パッキング処理をより具体的に示す略線図である。

第 2 1 図は、E C C エンコーダのより具体的な構成を示すブロック図である。

第 2 2 図は、メインメモリのアドレス構成の一例を示す略線図である。

5 第 2 3 図は、この発明の一実施形態におけるシステム領域に対する記録処理を行う構成例のブロック図である。

第 2 4 図は、この発明の一実施形態におけるシステム領域からの再生データに対する処理を行う構成例のブロック図である。

10 第 2 5 図は、第 2 4 図の再生処理を説明するためのフローチャートである。

第 2 6 図は、この発明の解決しようとする課題を説明するための略線図である。

発明を実施するための最良の形態

15 以下、この発明をディジタル V T R に対して適用した一実施形態について説明する。この一実施形態は、放送局の環境で使用して好適なものである。

この一実施形態では、圧縮方式としては、例えば M P E G 2 方式が採用される。M P E G 2 は、動き補償予測符号化と、D C T による圧縮符号化とを組み合わせたものである。M P E G 2 のデータ構造は、
20 階層構造をなしている。第 1 図は、一般的な M P E G 2 のビットストリームの階層構造を概略的に示す。第 1 図に示されるように、データ構造は、下位から、マクロブロック層（第 1 図 E）、スライス層（第 1 図 D）、ピクチャ層（第 1 図 C）、G O P 層（第 1 図 B）およびシーケンス層（第 1 図 A）となっている。

25 第 1 図 E に示されるように、マクロブロック層は、D C T を行う単位である D C T ブロックからなる。マクロブロック層は、マクロプロ

ックヘッダと複数のDCTブロックとで構成される。スライス層は、第1図Dに示されるように、スライスヘッダ部と、1以上のマクロブロックより構成される。ピクチャ層は、第1図Cに示されるように、ピクチャヘッダ部と、1以上のスライスとから構成される。ピクチャ
5 は、1画面に対応する。GOP層は、第1図Bに示されるように、GOPヘッダ部と、フレーム内符号化に基づくピクチャであるIピクチャと、予測符号化に基づくピクチャであるPおよびBピクチャとから構成される。

MPEG符号化文法では、GOPには、最低1枚のIピクチャが含ま
10 まれ、PおよびBピクチャは、存在しなくても許容される。最上層のシーケンス層は、第1図Aに示されるように、シーケンスヘッダ部と複数のGOPとから構成される。MPEGのフォーマットにおいては、スライスが1つの可変長符号系列である。可変長符号系列とは、可変長符号を正しく復号化しなければデータの境界を検出できない系列
15 である。

また、シーケンス層、GOP層、ピクチャ層およびスライス層の先頭には、それぞれ、バイト単位に整列された所定のビットパターンを有するスタートコードが配される。この、各層の先頭に配されるスタートコードを、シーケンス層においてはシーケンスヘッダコード、他
20 の階層においてはスタートコードと称し、ビットパターンが〔0 0 0 0 0 1 x x〕(16進表記)とされる。2桁ずつ示され、〔x x〕は、各層のそれぞれで異なるビットパターンが配されることを示す。

すなわち、スタートコードおよびシーケンスヘッダコードは、4バ
25 イト(=32ビット)からなり、4バイト目の値に基づき、後に続く情報の種類を識別できる。これらスタートコードおよびシーケンスヘ

ッダコードは、バイト単位で整列されているため、4バイトのパターンマッチングを行うだけで捕捉することができる。

さらに、スタートコードに続く1バイトの上位4ビットが、拡張データ領域の内容の識別子となっている。この識別子の値により、その

5 拡張データの内容を判別することができる。

なお、マクロブロック層およびマクロブロック内のDCTブロックには、このような、バイト単位に整列された所定のビットパターンを有する識別コードは、配されない。

各層のヘッダ部について、より詳細に説明する。第1図Aに示すシーケンス層では、先頭にシーケンスヘッダ2が配され、続けて、シーケンス拡張3、拡張およびユーザデータ4が配される。シーケンスヘッダ2の先頭には、シーケンスヘッダコード1が配される。また、図示しないが、シーケンス拡張3およびユーザデータ4の先頭にも、それぞれ所定のスタートコードが配される。シーケンスヘッダ2から

10

15

から拡張およびユーザデータ4までがシーケンス層のヘッダ部とされる。

シーケンスヘッダ2には、第2図に内容と割当ビットが示されるように、シーケンスヘッダコード1、水平方向画素数および垂直方向ライン数からなる符号化画像サイズ、アスペクト比、フレームレート、

20

ビットレート、V B V (Video Buffering Verifier)バッファサイズ、量子化マトリクスなど、シーケンス単位で設定される情報がそれぞれ所定のビット数を割り当てられて格納される。

シーケンスヘッダに続く拡張スタートコード後のシーケンス拡張3では、第3図に示されるように、MPEG2で用いられるプロファイル、レベル、色差フォーマット、プログレッシブシーケンスなどの付

25

加データが指定される。拡張およびユーザデータ4は、第4図に示さ

れるように、シーケンス表示 () により、原信号のRGB変換特性や表示画サイズの情報を格納できると共に、シーケンススケーラブル拡張 () により、スケーラビリティモードやスケーラビリティのレイヤ指定などを行うことができる。

- 5 シーケンス層のヘッダ部に続けて、GOPが配される。GOPの先頭には、第1図Bに示されるように、GOPヘッダ6およびユーザデータ7が配される。GOPヘッダ6およびユーザデータ7がGOPのヘッダ部とされる。GOPヘッダ6には、第5図に示されるように、GOPのスタートコード5、タイムコード、GOPの独立性や正当性を示すフラグがそれぞれ所定のビット数を割り当てられて格納される。
- 10 ユーザデータ7は、第6図に示されるように、拡張データおよびユーザデータを含む。図示しないが、拡張データおよびユーザデータの先頭には、それぞれ所定のスタートコードが配される。

- GOP層のヘッダ部に続けて、ピクチャが配される。ピクチャの先頭には、第1図Cに示されるように、ピクチャヘッダ9、ピクチャ符号化拡張10、ならびに、拡張およびユーザデータ11が配される。
- 15 ピクチャヘッダ9の先頭には、ピクチャスタートコード8が配される。また、ピクチャ符号化拡張10、ならびに、拡張およびユーザデータ11の先頭には、それぞれ所定のスタートコードが配される。
- 20 ピクチャヘッダ9から拡張およびユーザデータ11までがピクチャのヘッダ部とされる。

- ピクチャヘッダ9は、第7図に示されるように、ピクチャスタートコード8が配されると共に、画面に関する符号化条件が設定される。
- ピクチャ符号化拡張10では、第8図に示されるように、前後方向および水平／垂直方向の動きベクトルの範囲の指定や、ピクチャ構造の指定がなされる。また、ピクチャ符号化拡張10では、イントラマク
- 25

ロブロックのDC係数精度の設定、VLCタイプの選択、線型／非線型量子化スケールの選択、DCTにおけるスキャン方法の選択などが行われる。

拡張およびユーザデータ11では、第9図に示されるように、量子
5 化マトリクスの設定や、空間スケーラブルパラメータの設定などが行われる。MP EG符号化文法では、これらの設定は、ピクチャ毎に可能となっており、各画面の特性に応じた符号化を行うことができる。また、拡張およびユーザデータ11では、ピクチャの表示領域の設定を行うことが可能となっている。さらに、拡張およびユーザデータ1
10 1では、著作権情報を設定することもできる。

ピクチャ層のヘッダ部に続けて、スライスが配される。スライスの先頭には、第1図Dに示されるように、スライスヘッダ13が配され、スライスヘッド13の先頭に、スライススタートコード12が配される。第10図に示されるように、スライススタートコード12は、
15 当該スライスの垂直方向の位置情報を含む。スライスヘッダ13には、さらに、拡張されたスライス垂直位置情報や、量子化スケール情報などが格納される。

スライス層のヘッダ部に続けて、マクロブロックが配される（第1図E）。マクロブロックでは、マクロブロックヘッダ14に続けて複
20 数のDCTブロックが配される。上述したように、マクロブロックヘッダ14にはスタートコードが配されない。第11図に示されるように、マクロブロックヘッダ14は、マクロブロックの相対的な位置情報が格納されると共に、動き補償モードの設定、DCT符号化に関する詳細な設定などを指示する。

25 マクロブロックヘッダ14に続けて、DCTブロックが配される。DCTブロックは、第12図に示されるように、可変長符号化された

DCT係数およびDCT係数に関するデータが格納される。

- なお、第1図では、各層における実線の区切りは、データがバイト単位に整列されていることを示し、点線の区切りは、データがバイト単位に整列されていないことを示す。すなわち、ピクチャ層までは、
- 5 第13図Aに一例が示されるように、符号の境界がバイト単位で区切られているのに対し、スライス層では、スライススタートコード12のみがバイト単位で区切られており、各マクロブロックは、第13図Bに一例が示されるように、ビット単位で区切ることができる。同様に、マクロブロック層では、各DCTブロックをビット単位で区切る
- 10 ことができる。

- 第1図～第13図を参照して上述したデータ構造は、MPEGの一般的なものである。この一実施形態では、符号化データ上で1フレーム単位の編集を可能とするために、全てのフレームをイントラ符号化し、また、1つのGOPが1枚のIピクチャからなるようにしている
- 15 。さらに、1スライスが1マクロブロックで構成されるようにしている。このようなMPEGビットストリームにおいては、上述したヘッダ部の各項目（フラグ）の値の中で、固定値となるものが発生する。

- さらに、この一実施形態では、高速再生時の再生画像を確実に復号するために、MPEG符号化文法においては、ピクチャ毎に設定でき
- 20 るとされているシーケンス層のヘッダおよびピクチャ層のヘッダのそれぞれに含まれる値を全てのフレームに対して同一とする。具体的には、MPEGエンコーダにおいて、そのような符号化処理を行う。

- 第14図は、この一実施形態におけるMPEGストリームのヘッダを具体的に示す。第1図で分かるように、シーケンス層、GOP層、
- 25 ピクチャ層、スライス層およびマクロブロック層のそれぞれのヘッダ部は、シーケンス層の先頭から連続的に現れる。第14図は、シーケ

ンスヘッダ部分から連続したデータ配列の一例を示している。

先頭から、12バイト分の長さを有するシーケンスヘッダ2が配され、続けて、10バイト分の長さを有するシーケンス拡張3が配される。シーケンス拡張3の次には、拡張およびユーザデータ4が配される。拡張およびユーザデータ4の先頭には、4バイト分のユーザデータスタートコードが配され、続くユーザデータ領域には、SMPTEの規格に基づく情報が格納される。

シーケンス層のヘッダ部の次は、GOP層のヘッダ部となる。8バイト分の長さを有するGOPヘッダ6が配され、続けて拡張およびユーザデータ7が配される。拡張およびユーザデータ7の先頭には、4バイト分のユーザデータスタートコードが配され、続くユーザデータ領域には、既存の他のビデオフォーマットとの互換性をとるための情報が格納される。

GOP層のヘッダ部の次は、ピクチャ層のヘッダ部となる。9バイトの長さを有するピクチャヘッダ9が配され、続けて9バイトの長さを有するピクチャ符号化拡張10が配される。ピクチャ符号化拡張10の後に、拡張およびユーザデータ11が配される。拡張およびユーザデータ11の先頭側133バイトに拡張およびユーザデータが格納され、続いて4バイトの長さを有するユーザデータスタートコードが配される。ユーザデータスタートコードに続けて、既存の他のビデオフォーマットとの互換性をとるための情報が格納される。さらに、ユーザデータスタートコードが配され、ユーザデータスタートコードに続けて、SMPTEの規格に基づくデータが格納される。ピクチャ層のヘッダ部の次は、スライスとなる。

マクロブロックについて、さらに詳細に説明する。スライス層に含まれるマクロブロックは、複数のDCTブロックの集合であり、DC

Tブロックの符号化系列は、量子化されたDCT係数の系列を0係数の連続回数（ラン）とその直後の非0系列（レベル）を1つの単位として可変長符号化したものである。マクロブロックならびにマクロブロック内のDCTブロックには、バイト単位に整列した識別コードが

5 付加されない。

マクロブロックは、画面（ピクチャ）を16画素×16ラインの格子状に分割したものである。スライスは、例えばこのマクロブロックを水平方向に連結してなる。連続するスライスの前のスライスの最後のマクロブロックと、次のスライスの先頭のマクロブロックとは連続

10 しており、スライス間でのマクロブロックのオーバーラップを形成することは、許されていない。また、画面のサイズが決まると、1画面当たりのマクロブロック数は、一意に決まる。

画面上での垂直方向および水平方向のマクロブロック数を、それぞれmb__heightおよびmb__widthと称する。画面上での

15 マクロブロックの座標は、マクロブロックの垂直位置番号を、上端を基準に0から数えたmb__rowと、マクロブロックの水平位置番号を、左端を基準に0から数えたmb__columnとで表すように定められている。画面上でのマクロブロックの位置を一つの変数で表すために、macroblock__addressを、

20
$$\text{macroblock_address} = \text{mb_row} \times \text{mb_width} + \text{mb_column}$$

このように定義する。

ストリーム上でのスライスとマクロブロックの順は、macroblock__addressの小さい順でなければいけないと定められている。すなわち、ストリームは、画面の上から下、左から右の順に

25 伝送される。

MPEGでは、1スライスを1ストライプ（16ライン）で構成するのが普通であり、画面の左端から可変長符号化が始まり、右端で終わる。従って、VTRによってそのままMPEGエレメンタリストリームを記録した場合、高速再生時に、再生できる部分が画面の左端に
5 集中し、均一に更新することができない。また、データのテープ上の配置を予測できないため、テープパターンを一定の間隔でトレースしたのでは、均一な画面更新ができなくなる。さらに、1箇所でもエラーが発生すると、画面右端まで影響し、次のスライスヘッダが検出されるまで復帰できない。このために、1スライスを1マクロブロック
10 で構成するようにしている。

第15図は、この一実施形態による記録再生装置の記録側の構成の一例を示す。記録時には、端子100から入力されたデジタル信号がSDI (Serial Data Interface) 受信部101に供給される。SDIは、（4：2：2）コンポーネントビデオ信号とデジタルオーディオ信号とを付加的データとを伝送するために、SMPTEによって規定されたインターフェイスである。SDI受信部101で、入力されたデジタル信号からデジタルビデオ信号とデジタルオーディオ信号とがそれぞれ抽出され、デジタルビデオ信号は、MPEGエンコーダ102に供給され、デジタルオーディオ信号は、ディレイ1
15 03を介してECCエンコーダ109に供給される。ディレイ103は、デジタルオーディオ信号とデジタルビデオ信号との時間差を解消するためのものである。

また、SDI受信部101では、入力されたデジタル信号から同期信号を抽出し、抽出された同期信号をタイミングジェネレータ10
20 4に供給する。タイミングジェネレータ104には、端子105から外部同期信号を入力することもできる。タイミングジェネレータ10

4では、入力されたこれらの同期信号およびSDTI受信部108から供給される同期信号のうち、指定された信号に基づきタイミングパルスを生成する。生成されたタイミングパルスは、この記録再生装置の各部に供給される。

- 5 入力ビデオ信号は、MPEGエンコーダ102においてDCT(Discrete Cosine Transform)の処理を受け、係数データに変換され、係数データが可変長符号化される。MPEGエンコーダ102からの可変長符号化(VLC)データは、MPEG2に準拠したエレメンタリストリーム(ES)である。この出力は、記録側のマルチフォーマットコンバータ(以下、MFCと称する)106の一方の入力端に供給
10 される。

一方、入力端子107を通じて、SDTI(Serial Data Transport Interface)のフォーマットのデータが入力される。この信号は、SDTI受信部108で同期検出される。そして、バッファに一旦溜め
15 込まれ、エレメンタリストリームが抜き出される。抜き出されたエレメンタリストリームは、記録側MFC106の他方の入力端に供給される。同期検出されて得られた同期信号は、上述したタイミングジェネレータ104に供給される。

- 一実施形態では、例えばMPEG ES(MPEGエレメンタリストリーム)を伝送するために、SDTI(Serial Data Transport Interface)-CP(Content Package)が使用される。このESは、4:2:2のコンポーネントであり、また、上述したように、全てIピクチャのストリームであり、1GOP=1ピクチャの関係を有する。SDTI-CPのフォーマットでは、MPEG ESがアクセスユニット
20 へ分離され、また、フレーム単位の packets にパッキングされている。SDTI-CPでは、十分な伝送帯域(クロックレートで27M
25

Hzまたは36 MHz、ストリームビットレートで270 M bpsまたは360 M bps) を使用しており、1フレーム期間で、バースト的にESを送ることが可能である。

すなわち、1フレーム期間のSAVの後からEAVまでの間に、システムデータ、ビデオストリーム、オーディオストリーム、AUXデータが配される。1フレーム期間全体にデータが存在せずに、その先頭から所定期間バースト状にデータが存在する。フレームの境界においてSDTI-CPのストリーム(ビデオおよびオーディオ)をストリームの状態でスイッチングすることができる。SDTI-CPは、

5 クロック基準としてSMPTEタイムコードを使用したコンテンツの場合に、オーディオ、ビデオ間の同期を確立する機構を有する。さらに、SDTI-CPとSDIとが共存可能なように、フォーマットが決められている。

上述したSDTI-CPを使用したインターフェースは、TS(Transport Stream)を転送する場合のように、エンコーダおよびデコーダがVBV(Video Buffer Verifier)バッファおよびTBs(Transport Buffers)を通る必要がなく、ディレイを少なくできる。また、SDTI-CP自体が極めて高速の転送が可能なこともディレイを一層少なくする。従って、放送局の全体を管理するような同期が存在する環境では、SDTI-CPを使用することが有効である。

15

20

なお、SDTI受信部108では、さらに、入力されたSDTI-CPのストリームからデジタルオーディオ信号を抽出する。抽出されたデジタルオーディオ信号は、ECCエンコーダ109に供給される。

25 記録側MFC106は、セクタおよびストリームコンバータを内蔵する。記録側MFC106は、例えば1個の集積回路内に構成され

る。記録側MFC106において行われる処理について説明する。上述したMP EGエンコーダ102およびSDTI受信部108から供給されたMP EG ESは、セレクトで何れか一方が選択され、記録側MFC106において処理される。

- 5 記録側MFC106は、MP EG2の規定に基づきDCTブロック毎に並べられていたDCT係数を、1マクロブロックを構成する複数のDCTブロックを通して、周波数成分毎にまとめ、まとめた周波数成分を並べ替える。また、エレメンタリストリートの1スライスが1ストライプの場合には、1スライスを1マクロブロックからなるもの
- 10 にする。さらに、1マクロブロックで発生する可変長データの最大長を所定長に制限する。これは、高次のDCT係数を0とすることでなしうる。よりさらに、記録側MFC106は、MP EGビットストリートの各ピクチャに対してシーケンス層のヘッダおよび量子化マトリクスの補間処理を行う。記録側MFC106において並べ替えられた
- 15 変換エレメンタリストリートは、ECCエンコーダ109に供給される。

ECCエンコーダ109は、大容量のメインメモリが接続され（図示しない）、パッキングおよびシャフリング部、オーディオ用外符号エンコーダ、ビデオ用外符号エンコーダ、内符号エンコーダ、オーディオ用シャフリング部およびビデオ用シャフリング部などを内蔵する

20 。また、ECCエンコーダ109は、シンクブロック単位でIDを付加する回路や、同期信号を付加する回路を含む。ECCエンコーダ109は、例えば1個の集積回路で構成される。

なお、一実施形態では、ビデオデータおよびオーディオデータに対するエラー訂正符号としては、積符号が使用される。積符号は、ビデオデータまたはオーディオデータの2次元配列の縦方向に外符号の符

25

号化を行い、その横方向に内符号の符号化を行い、データシンボルを2重に符号化するものである。外符号および内符号としては、リードソロモンコード(Reed-Solomon code)を使用できる。

- ECCエンコーダ109における処理について説明する。エレメンタリストリームのビデオデータは、可変長符号化されているため、各マクロブロックのデータの長さが不揃いである。パッキングおよびシャフリング部では、マクロブロックが固定枠に詰め込まれる。このとき、固定枠からはみ出たオーバーフロー部分は、固定枠のサイズに対して空いている領域に順に詰め込まれる。
- 10 また、画像フォーマット、シャフリングパターンのバージョン等の情報を有するシステムデータが、シスコン121から供給され、図示されない入力端から入力される。システムデータは、パッキングおよびシャフリング部に供給され、ピクチャデータと同様に記録処理を受ける。システムデータは、ビデオAUXとして記録される。また、走査順に発生する1フレームのマクロブロックを並び替え、テープ上のマクロブロックの記録位置を分散させるシャフリングが行われる。シャフリングによって、変速再生時に断片的にデータが再生される時でも、画像の更新率を向上させることができる。

- パッキングおよびシャフリング部からのビデオデータおよびシステムデータ(以下、特に必要な場合を除き、システムデータを含む場合も単にビデオデータと称する)は、ビデオデータに対して外符号化の符号化を行うビデオ用外符号エンコーダに供給され、外符号パリティが付加される。外符号エンコーダの出力は、ビデオ用シャフリング部で、複数のECCブロックにわたってシンクブロック単位で順番を入れ替える、シャフリングがなされる。シンクブロック単位のシャフリングによって特定のECCブロックにエラーが集中することが防止さ
- 20
- 25

れる。シャフリング部でなされるシャフリングを、インターリーブと称することもある。ビデオ用シャフリング部の出力は、メインメモリに書き込まれる。

一方、上述したように、SDTI受信部108あるいはディレイ103から出力されたデジタルオーディオ信号がECCエンコーダ109に供給される。この一実施形態では、非圧縮のデジタルオーディオ信号が扱われる。デジタルオーディオ信号は、これらに限らず、オーディオインターフェースを介して入力されるようにもできる。また、図示されない入力端子から、オーディオAUXが供給される。

10 オーディオAUXは、補助的データであり、オーディオデータのサンプリング周波数等のオーディオデータに関連する情報を有するデータである。オーディオAUXは、オーディオデータに付加され、オーディオデータと同等に扱われる。

オーディオAUXが付加されたオーディオデータ（以下、特に必要な場合を除き、AUXを含む場合も単にオーディオデータと称する）は、オーディオデータに対して外符号の符号化を行うオーディオ用外符号エンコーダに供給される。オーディオ用外符号エンコーダの出力がオーディオ用シャフリング部に供給され、シャフリング処理を受ける。オーディオシャフリングとして、シンクブロック単位のシャフリングと、チャンネル単位のシャフリングとがなされる。

20

オーディオ用シャフリング部の出力は、メインメモリに書き込まれる。上述したように、メインメモリには、ビデオ用シャフリング部の出力も書き込まれており、メインメモリで、オーディオデータとビデオデータとが混合され、1チャンネルのデータとされる。

25 メインメモリからデータが読み出され、シンクブロック番号を示す情報等を有するIDが付加され、内符号エンコーダに供給される。内

符号エンコーダでは、供給されたデータに対して内符号の符号化を施す。内符号エンコーダの出力に対してシンクブロック毎の同期信号が付加され、シンクブロックが連続する記録データが構成される。

- ECCエンコーダ109から出力された記録データは、記録アンプ
5 などを含むイコライザ110に供給され、記録RF信号に変換される。
。記録RF信号は、回転ヘッドが所定に設けられた回転ドラム111
に供給され、磁気テープ112上に記録される。回転ドラム111に
は、実際には、隣接するトラックを形成するヘッドのアジマスが互い
に異なる複数の磁気ヘッドが取り付けられている。
- 10 記録データに対して必要に応じてスクランブル処理を行っても良い。
。また、記録時にデジタル変調を行っても良く、さらに、パーシャ
ル・レスポンスクラス4とビタビ符号を使用しても良い。なお、イコ
ライザ110は、記録側の構成と再生側の構成とを共に含む。

- 第16図は、例えば、フレーム周波数が29.97Hzで、720画
15 素（有効水平画素数）×480ライン（有効ライン数）のサイズを有
し、インターレスのビデオ信号と、4チャンネルのPCMオーディオ
信号とを回転ヘッドにより磁気テープ上に記録する場合のトラックフ
ォーマットを示す。この例では、1フレーム当たりのビデオおよびオ
ーディオデータが4トラックで記録されている。互いに異なるアジマ
20 スの2トラックが1組とされる。トラックのそれぞれにおいて、略中
央部にオーディオデータの記録領域（オーディオセクタ）が設けられ
、オーディオセクタを挟んで両側にビデオデータが記録されるビデオ
記録領域（ビデオセクタ）が設けられる。

- この例では、4チャンネルのオーディオデータを扱うことができる
25 ようにされている。A1～A4は、それぞれオーディオデータの1～
4チャンネルを示す。互いに異なるアジマスの2トラックからなる1

組を単位として配列を変えられて記録される。また、ビデオデータは、この例では、1トラックに対して4エラー訂正ブロック分のデータがインターリーブされ、Upper SideおよびLower Sideのセクタに分割され記録される。

- 5 Lower Sideのビデオセクタには、所定位置にシステム領域(s y s)が設けられる。システム領域は、例えば、Lower Sideのビデオセクタの先頭側と末尾に近い側とに、トラック毎に交互に設けられる。

なお、第16図において、SATは、サーボロック用の信号が記録
10 されるエリアである。また、各記録エリアの間には、所定の大きさのギャップが設けられる。

第16図は、1フレーム当たりのデータを4トラックで記録する例であるが、記録再生するデータのフォーマットによっては、1フレーム当たりのデータを6トラック、8トラックなどで記録するようにも
15 できる。

第16図Bに示されるように、テープ上に記録されるデータは、シンクブロックと称される等間隔に区切られた複数のブロックからなる。第16図Cは、シンクブロックの構成を概略的に示す。シンクブロックは、同期検出するためのSYNCパターン、シンクブロックのそれぞれを識別するためのID、後続するデータの内容を示すDID、
20 データパケットおよびエラー訂正用の内符号パリティから構成される。データは、シンクブロック単位でパケットとして扱われる。すなわち、記録あるいは再生されるデータ単位の最小のものが1シンクブロックである。シンクブロックが多数並べられて(第16図B)、例えば
25 ビデオセクタが形成される。

第16図Aに示すように、システム領域は、ビデオデータと分離し

て設けられ、このシステム領域は、高速再生時に回転ヘッドが複数本のトラックを跨がるように再生しても、ほぼ確実に再生することができる記録領域である。高速再生動作は、記録時のテープ速度に比して例えば2倍以上のテープ速度で再生する動作である。

- 5 このシステム領域に、第16図Dに示すような1シンクブロック分に入るデータを記録する。データ長が最小109バイトとされ、余りの領域には、ダミーデータが挿入される。109バイトの内訳は、5バイトのシステムデータ、2バイトのヘッダデータ(Mpeg)、10バイトのピクチャ情報(Picture Info)、92バイト
- 10 のユーザデータである。システムデータとして、編集点の情報、ライン周波数、フレーム周波数、アスペクトレシオ等の画像フォーマット情報、記録されたMPEGエレメンタリストリームのシンタックスの適正の程度の情報、シャプリングの仕方の情報等が記録される。

- ヘッダデータとして、シーケンス層のヘッダおよびピクチャ層のヘッダに含まれる情報の少なくとも一部を記録する。記録されるビット
- 15 ストリームのフォーマットは、MPEG符号化文法を満たしている必要があるが、ビットストリームを復号するのに必要なデータ、またはシーケンス層のヘッダおよびピクチャ層のヘッダを作成する基となるデータをシステム領域のヘッダデータとして記録すれば良く、システム
- 20 領域に記録されるヘッダデータがMPEGの符号化文法を満足する必要はない。一実施形態では、全てのフレームをイントラ符号化し、1GOPを1つのIピクチャの構成とし、1スライスを1マクロブロックとしている関係から、ヘッダ部の情報として固定とされるものが発生し、そのような情報を記録しなくても良い。

- 25 システム領域のピクチャ情報(Picture Info)として、他のデジタルVTRのエンコードの符号化情報が記録される。ユ

ーザデータとしては、ディジタルVTRのシリアル番号、モデル名、記録年月日等が記録される。

この一実施形態では、上述したように、高速再生時に確実に復号画像を得るために、シーケンス層のヘッダおよびピクチャ層のヘッダを
5 全てのフレームに関して同一とする対策と、システム領域へヘッダ情報を記録する対策との二つの対策が施されている。しかしながら、このような二つの方法を併用する必要はなく、一つの方法でも、高速再生時の画像復元にとって十分効果的である。例えば一実施形態と異なるパッキング方法を採用しているために、高速再生時でも、確実にス
10 トリーム中のヘッダデータを再生できるのであれば、全てのフレームに関してヘッダの情報を同一とする対策のみでも良い。

第15図の説明に戻り、再生時には、磁気テープ112から回転ドラム111で再生された再生信号が再生アンプなどを含むイコライザ
110の再生側の構成に供給される。イコライザ110では、再生信号
15 号に対して、等化や波形整形などがなされる。また、ディジタル変調の復調、ピタビ復号等が必要に応じてなされる。イコライザ110の出力は、ECCデコーダ113に供給される。

ECCデコーダ113は、上述したECCエンコーダ109と逆の処理を行うもので、大容量のメインメモリと、内符号デコーダ、オーディオ用およびビデオ用それぞれのデシャフリング部ならびに外符号
20 デコーダを含む。さらに、ECCデコーダ113は、ビデオ用として、デシャフリングおよびデパッキング部、データ補間部を含む。同様に、オーディオ用として、オーディオAUX分離部とデータ補間部を含む。ECCデコーダ113は、例えば1個の集積回路で構成される
25 。

ECCデコーダ113における処理について説明する。ECCデコ

データ 1 1 3 では、先ず、同期検出を行いシンクブロックの先頭に付加されている同期信号を検出し、シンクブロックを切り出す。データは、再生データは、シンクブロック毎に内符号エンコーダに供給され、内符号のエラー訂正がなされる。内符号エンコーダの出力に対して I
5 D 補間処理がなされ、内符号によりエラーとされたシンクブロックの I D 例えばシンクブロック番号が補間される。I D が補間された再生データは、ビデオデータとオーディオデータとに分離される。

上述したように、ビデオデータは、M P E G のイントラ符号化で発生した D C T 係数データおよびシステムデータを意味し、オーディオ
10 データは、P C M (Pulse Code Modulation) データおよびオーディオ A U X を意味する。

分離されたオーディオデータは、オーディオ用デシャフリング部に供給され、記録側のシャフリング部でなされたシャフリングと逆の処理を行う。デシャフリング部の出力がオーディオ用の外符号デコーダ
15 に供給され、外符号によるエラー訂正がなされる。オーディオ用の外符号デコーダからは、エラー訂正されたオーディオデータが出力される。訂正できないエラーがあるデータに関しては、エラーフラグがセットされる。

オーディオ用の外符号デコーダの出力から、オーディオ A U X 分離
20 部でオーディオ A U X が分離され、分離されたオーディオ A U X が E C C デコーダ 1 1 3 から出力される（経路は省略する）。オーディオ A U X は、例えばシスコン 1 2 1 に供給される。また、オーディオデータは、データ補間部に供給される。データ補間部では、エラーの有るサンプルが補間される。補間方法としては、時間的に前後の正しい
25 データの平均値で補間する平均値補間、前の正しいサンプルの値をホールドする前値ホールド等を使用できる。

データ補間部の出力がECCデコーダ113からのオーディオデータの出力であって、ECCデコーダ113から出力されたオーディオデータは、ディレイ117およびSDTI出力部115に供給される。ディレイ117は、MPGデコーダ116でのビデオデータの処理による遅延を吸収するために設けられる。ディレイ117に供給されたオーディオデータは、所定の遅延を与えられて、SDI出力部118に供給される。

分離されたビデオデータは、デシャフリング部に供給され、記録側のシャフリングと逆の処理がなされる。デシャフリング部は、記録側のシャフリング部でなされたシンクブロック単位のシャフリングを元に戻す処理を行う。デシャフリング部の出力が外符号デコーダに供給され、外符号によるエラー訂正がなされる。訂正できないエラーが発生した場合には、エラーの有無を示すエラーフラグがエラー有りを示すものとされる。

外符号デコーダの出力がデシャフリングおよびデパッキング部に供給される。デシャフリングおよびデパッキング部は、記録側のパッキングおよびシャフリング部でなされたマクロブロック単位のシャフリングを元に戻す処理を行う。また、デシャフリングおよびデパッキング部では、記録時に施されたパッキングを分解する。すなわち、マクロブロック単位にデータの長さを戻して、元の可変長符号を復元する。さらに、デシャフリングおよびデパッキング部において、システムデータが分離され、ECCデコーダ113から出力され、シスコン121に供給される。

デシャフリングおよびデパッキング部の出力は、データ補間部に供給され、エラーフラグが立っている（すなわち、エラーのある）データが修整される。すなわち、変換前に、マクロブロックデータの途中

- にエラーがあるとされた場合には、エラー箇所以降の周波数成分のDCT係数が復元できない。そこで、例えばエラー箇所のデータをブロック終端符号（EOB）に置き替え、それ以降の周波数成分のDCT係数をゼロとする。同様に、高速再生時にも、シンクブロック長に対応する長さまでのDCT係数のみを復元し、それ以降の係数は、ゼロデータに置き替えられる。さらに、データ補間部では、ビデオデータの先頭に付加されているヘッダがエラーの場合に、ヘッダ（シーケンスヘッダ、GOPヘッダ、ピクチャヘッダ、ユーザデータ等）を回復する処理もなされる。
- 10 DCTブロックに跨がって、DCT係数がDC成分および低域成分から高域成分へと並べられているため、このように、ある箇所以降からDCT係数を無視しても、マクロブロックを構成するDCTブロックのそれぞれに対して、満遍なくDCならびに低域成分からのDCT係数を行き渡らせることができる。
- 15 データ補間部から出力されたビデオデータがECCデコーダ113の出力であって、ECCデコーダ113の出力は、再生側のマルチフォーマットコンバータ（以下、再生側MFCと略称する）114に供給される。再生側MFC114は、上述した記録側MFC106と逆の処理を行うものであって、ストリームコンバータを含む。再生側MFC106は、例えば1個の集積回路で構成される。
- 20 ストリームコンバータでは、記録側のストリームコンバータと逆の処理がなされる。すなわち、DCTブロックに跨がって周波数成分毎に並べられていたDCT係数を、DCTブロック毎に並び替える。これにより、再生信号がMPEG2に準拠したエレメンタリストリーム
- 25 に変換される。
- また、ストリームコンバータの入出力は、記録側と同様に、マクロ

ブロックの最大長に応じて、十分な転送レート（バンド幅）を確保しておく。マクロブロック（スライス）の長さを制限しない場合には、画素レートの3倍のバンド幅を確保するのが好ましい。

ストリームコンバータの出力が再生側MFC114の出力であって
5、再生側MFC114の出力は、SDTI出力部115およびMPEG
Gデコーダ116に供給される。

MPEGデコーダ116は、エレメンタリストリームを復号し、ビデオデータを出力する。エレメンタリストリームは、MPEGデコーダ116に供給されパターンマッチングが行われ、シーケンスヘッダ
10コードおよびスタートコードが検出される。検出されたシーケンスヘッダコードおよびスターとコードにより、各層のヘッダ部に格納された符号化パラメータが抽出される。MPEGデコーダ116において、抽出された符号化パラメータに基づき、エレメンタリストリームに対して逆量子化処理と、逆DCT処理とがなされる。

15 MPEGデコーダ116から出力された復号ビデオデータは、SDI出力部118に供給される。上述したように、SDI出力部118には、ECCデコーダ113でビデオデータと分離されたオーディオデータがディレイ117を介して供給されている。SDI出力部118では、供給されたビデオデータとオーディオデータとを、SDIの
20フォーマットにマッピングし、SDIフォーマットのデータ構造を有するストリームへ変換される。SDI出力部118からのストリームが出力端子120から外部へ出力される。

一方、SDTI出力部115には、上述したように、ECCデコーダ113でビデオデータと分離されたオーディオデータが供給されて
25いる。SDTI出力部115では、供給された、エレメンタリストリームとしてのビデオデータと、オーディオデータとをSDTIのフォ

ーマットにマッピングし、S D T I フォーマットのデータ構造を有するストリームへ変換される。変換されたストリームは、出力端子 1 1 9 から外部へ出力される。

出力端子 1 1 9 から S D T I のストリームを供給された外部機器では、M P E G の復号化処理が必要な場合には、供給されたストリームに対してパターンマッチングを行い、シーケンスヘッダコードおよびスタートコードを検出すると共に、各層のヘッダ部の符号化パラメータを抽出する。そして、抽出された符号化パラメータに基づき、供給された S D T I のストリームの復号化を行う。

10 第 1 5 図において、シスコン 1 2 1 は、例えばマイクロコンピュータからなり、この記憶再生装置の全体の動作を制御する。またサーボ 1 2 2 は、シスコン 1 2 1 と互いに通信を行いながら、磁気テープ 1 1 2 の走行制御や回転ドラム 1 1 1 の駆動制御などを行う。

第 1 7 図 A は、M P E G エンコーダ 1 0 2 の D C T 回路から出力されるデータ中の D C T 係数の順序を示す。S D T I 受信部 1 0 8 から出力される M P E G E S についても同様である。以下では、M P E G エンコーダ 1 0 2 の出力を例に用いて説明する。D C T ブロックにおいて左上の D C 成分から開始して、水平ならびに垂直空間周波数が高くなる方向に、D C T 係数がジグザグスキャンで出力される。その
20 結果、第 1 7 図 B に示すように、全部で 6 4 個（8 画素×8 ライン）の D C T 係数が周波数成分順に並べられて得られる。

この D C T 係数が M P E G エンコーダの V L C 部によって可変長符号化される。すなわち、最初の係数は、D C 成分として固定的であり、次の成分（A C 成分）からは、ゼロのランとそれに続くレベルに対応してコードが割り当てられる。従って、A C 成分の係数データに対する可変長符号化出力は、周波数成分の低い（低次の）係数から高い

(高次の) 係数へと、 AC_1 , AC_2 , AC_3 , \dots と並べられたものである。可変長符号化されたDCT係数をエレメンタリストリームが含んでいる。

- 上述した記録側MFC106に内蔵される、記録側のストリームコンバータでは、供給された信号のDCT係数の並べ替えが行われる。すなわち、それぞれのマクロブロック内で、ジグザグスキャンによってDCTブロック毎に周波数成分順に並べられたDCT係数がマクロブロックを構成する各DCTブロックにわたって周波数成分順に並べ替えられる。
- 10 第18図は、この記録側ストリームコンバータにおけるDCT係数の並べ替えを概略的に示す。(4:2:2)コンポーネント信号の場合に、1マクロブロックは、輝度信号Yによる4個のDCTブロック(Y_1 , Y_2 , Y_3 および Y_4)と、色度信号Cb, Crのそれぞれによる2個ずつのDCTブロック(Cb_1 , Cb_2 , Cr_1 および Cr_2)からなる。

- 上述したように、MPEGエンコーダ102では、MPEG2の規定に従いジグザグスキャンが行われ、第18図Aに示されるように、各DCTブロック毎に、DCT係数がDC成分および低域成分から高域成分に、周波数成分の順に並べられる。一つのDCTブロックのスキャンが終了したら、次のDCTブロックのスキャンが行われ、同様に、DCT係数が並べられる。

- すなわち、マクロブロック内で、DCTブロック Y_1 , Y_2 , Y_3 および Y_4 、DCTブロック Cb_1 , Cb_2 , Cr_1 および Cr_2 のそれぞれについて、DCT係数がDC成分および低域成分から高域成分へと周波数順に並べられる。そして、連続したランとそれに続くレベルとからなる組に、 $[DC, AC_1, AC_2, AC_3, \dots]$ と

、それぞれ符号が割り当てられるように、可変長符号化されている。

記録側ストリームコンバータでは、可変長符号化され並べられたDCT係数を、一旦可変長符号を解読して各係数の区切りを検出し、マクロブロックを構成する各DCTブロックに跨がって周波数成分毎に
5 まとめる。この様子を、第18図Bに示す。最初にマクロブロック内の8個のDCTブロックのDC成分をまとめ、次に8個のDCTブロックの最も周波数成分が低いAC係数成分をまとめ、以下、順に同一次数のAC係数をまとめるように、8個のDCTブロックに跨がって係数データを並び替える。

10 並び替えられた係数データは、 $DC(Y_1)$ 、 $DC(Y_2)$ 、 $DC(Y_3)$ 、 $DC(Y_4)$ 、 $DC(Cb_1)$ 、 $DC(Cr_1)$ 、 $DC(Cb_2)$ 、 $DC(Cr_2)$ 、 $AC_1(Y_1)$ 、 $AC_1(Y_2)$ 、 $AC_1(Y_3)$ 、 $AC_1(Y_4)$ 、 $AC_1(Cb_1)$ 、 $AC_1(Cr_1)$ 、 $AC_1(Cb_2)$ 、 $AC_1(Cr_2)$ 、・・・である。ここで、D
15 C、 AC_1 、 AC_2 、・・・は、第17図を参照して説明したように、ランとそれに続くレベルとからなる組に対して割り当てられた可変長符号の各符号である。

記録側ストリームコンバータで係数データの順序が並べ替えられた変換エレメンタリストリームは、ECCエンコーダ109に内蔵され
20 るパッキングおよびシャフリング部に供給される。マクロブロックのデータの長さは、変換エレメンタリストリームと変換前のエレメンタリストリームとで同一である。また、MPEGエンコーダ102において、ビットレート制御によりGOP(1フレーム)単位に固定長化されている。マクロブロック単位では、長さが変動している。パッ
25 キングおよびシャフリング部では、マクロブロックのデータを固定枠に当てはめる。

第19図は、パッキングおよびシャフリング部でのマクロブロックのパッキング処理を概略的に示す。マクロブロックは、所定のデータ長を持つ固定枠に当てはめられ、パッキングされる。このとき用いられる固定枠のデータ長を、記録および再生の際のデータの最小単位であるシンクブロックのデータ長と一致させている。これは、シャフリングおよびエラー訂正符号化の処理を簡単に行うためである。第19図では、簡単のため、1フレームに8マクロブロックが含まれるものと仮定する。

可変長符号化によって、第19図Aに一例が示されるように、8マクロブロックの長さは、互いに異なる。この例では、固定枠である1シンクブロックのデータ領域の長さと比較して、マクロブロック#1のデータ、#3のデータおよび#6のデータがそれぞれ長く、マクロブロック#2のデータ、#5のデータ、#7のデータおよび#8のデータがそれぞれ短い。また、マクロブロック#4のデータは、1シンクブロックと略等しい長さである。

パッキング処理によって、マクロブロックが1シンクブロック長の固定長枠に詰め込まれる。過不足無くデータを詰め込むことができるのは、1フレーム期間で発生するデータ量が固定量に制御されているからである。第19図Bに一例が示されるように、1シンクブロックと比較して長いマクロブロックは、シンクブロック長に対応する位置で分割される。分割されたマクロブロックのうち、シンクブロック長からはみ出た部分（オーバーフロー部分）は、先頭から順に空いている領域に、すなわち、長さがシンクブロック長に満たないマクロブロックの後ろに、詰め込まれる。

第19図Bの例では、マクロブロック#1の、シンクブロック長からはみ出た部分が、まず、マクロブロック#2の後ろに詰め込まれ、

そこがシンクブロックの長さに達すると、マクロブロック#5の後ろに詰め込まれる。次に、マクロブロック#3の、シンクブロック長からはみ出た部分がマクロブロック#7の後ろに詰め込まれる。さらに、マクロブロック#6のシンクブロック長からはみ出た部分がマクロ
5 ブロック#7の後ろに詰め込まれ、さらにはみ出た部分がマクロブロック#8の後ろに詰め込まれる。こうして、各マクロブロックがシンクブロック長の固定枠に対してパッキングされる。

各マクロブロックに対応する可変長データの長さは、記録側ストリームコンバータにおいて予め調べておくことができる。これにより、
10 このパッキング部では、VLCデータをデコードして内容を検査すること無く、マクロブロックのデータの最後尾を知ることができる。

第20図は、1フレームのデータに対するパッキング処理をより具体的に示す。シャフリング処理によって、第20図Aに示すように、画面上で分散した位置のマクロブロックMB1、MB2、MB3、M
15 B4・・・が第25図Bに示すように、順に並べられる。各フレームに対してシーケンス層のヘッダ、ピクチャ層のヘッダが付加され、これらのヘッダからなるヘッダ部も先頭のマクロブロックに相当するものとしてパッキング処理の対象とされる。固定枠（シンクブロック長）からはみ出たオーバーフロー部分が第20図Cに示すように、空
20 いている領域に順に詰め込まれる。第25図Bでは、オーバーフロー部分が300、301、302として示されている。このようにパッキングされたデータが第20図Dに示すように、磁気テープ112上に記録される。

磁気テープを記録時の速度より高速で送って再生を行う高速再生時
25 には、回転ヘッドが複数のトラックを跨いでトレースすることになる。したがって、再生データ中には、異なるフレームのデータが混在す

る。再生時には、パッキング処理と逆のデパッキング処理がなされる。デパッキング処理は、1フレーム分の全データが揃っている必要がある。高速再生時のように、1フレーム分のデータ中に複数のフレームのデータが混在している場合には、デパッキング処理ができない。

- 5 したがって、高速再生時には、各固定枠の先頭から配されているデータのみが利用され、オーバーフローデータは、利用しないようになされる。

したがって、ヘッダ部のデータ長がシンクブロック長より長いために、第20図Bに示したように、固定枠からあふれたデータ300は
10 、高速再生時に使用することができない。このために、ヘッダ部のデータが完全に再生できなくなる。しかしながら、この一実施形態では、システム領域にヘッダ情報中の復号に必要な情報を記録しており、このシステム領域は、高速再生時でもほぼ確実に回転ヘッドがトレースするので、高速再生時に画像を復元することができる。

- 15 第21図は、上述したECCエンコーダ109のより具体的な構成を示す。第21図において、164がICに対して外付けのメインメモリ160のインターフェースである。メインメモリ160は、SDRAMで構成されている。インターフェース164によって、内部からのメインメモリ160に対する要求を調停し、メインメモリ160
20 に対して書込み／読出しの処理を行う。また、パッキング部137a、ビデオシャフリング部137b、パッキング部137cによって、パッキングおよびシャフリング部が構成される。

- 第22図は、メインメモリ160のアドレス構成の一例を示す。メインメモリ160は、例えば64MビットのSDRAMで構成される
25 。メインメモリ160は、ビデオ領域250、オーバーフロー領域251およびオーディオ領域252を有する。ビデオ領域250は、4

つのバンク（v b a n k # 0、v b a n k # 1、v b a n k # 2およびv b a n k # 3）からなる。4バンクのそれぞれは、1等長化単位のデジタルビデオ信号が格納できる。1等長化単位は、発生するデータ量を略目標値に制御する単位であり、例えばビデオ信号の1ピクチャ（1ピクチャ）である。第22図中の、部分Aは、ビデオ信号の1シンクブロックのデータ部分を示す。1シンクブロックには、フォーマットによって異なるバイト数のデータが挿入される。複数のフォーマットに対応するために、最大のバイト数以上であって、処理に都合の良いバイト数例えば256バイトが1シンクブロックのデータサイズとされている。

ビデオ領域の各バンクは、さらに、パッキング用領域250Aと内符号化エンコーダへの出力用領域250Bとに分けられる。オーバーフロー領域251は、上述のビデオ領域に対応して、4つのバンクからなる。さらに、オーディオデータ処理用の領域252をメインメモリ160が有する。

この一実施形態では、各マクロブロックのデータ長標識を参照することによって、パッキング部137aが固定枠長データと、固定枠を越える部分であるオーバーフローデータとをメインメモリ160の別々の領域に分けて記憶する。固定枠長データは、シンクブロックのデータ領域の長さ以下のデータであり、以下、ブロック長データと称する。ブロック長データを記憶する領域は、各バンクのパッキング処理用領域250Aである。ブロック長より短いデータ長の場合には、メインメモリ160の対応する領域に空き領域を生じる。ビデオシャフリング部137bが書込みアドレスを制御することによってシャフリングを行う。ここで、ビデオシャフリング部137bは、ブロック長データのみをシャフリングし、オーバーフロー部分は、シャフリング

せずに、オーバーフローデータに割り当てられた領域に書込まれる。

次に、パッキング部 1 3 7 c が外符号エンコーダ 1 3 9 へのメモリにオーバーフロー部分をパッキングして読み込む処理を行う。すなわち、メインメモリ 1 6 0 から外符号エンコーダ 1 3 9 に用意されている 1 E C C ブロック分のメモリに対してブロック長のデータを読み込み、若し、ブロック長のデータに空き領域があれば、そこにオーバーフロー部分を読み込んでブロック長にデータが詰まるようにする。そして、1 E C C ブロック分のデータを読み込むと、読み込み処理を一時中断し、外符号エンコーダ 1 3 9 によって外符号のパリティを生成する。外符号パリティは、外符号エンコーダ 1 3 9 のメモリに格納する。外符号エンコーダ 1 3 9 の処理が 1 E C C ブロック分終了すると、外符号エンコーダ 1 3 9 からデータおよび外符号パリティを内符号を行う順序に並び替えて、メインメモリ 1 6 0 のパッキング処理用領域 2 5 0 A と別の出力用領域 2 5 0 B に書き戻す。ビデオシャフリング部 1 4 0 は、この外符号の符号化が終了したデータをメインメモリ 1 6 0 へ書き戻す時のアドレスを制御することによって、シンクブロック単位のシャフリングを行う。

このようにブロック長データとオーバーフローデータとを分けてメインメモリ 1 6 0 の第 1 の領域 2 5 0 A へのデータの書込み（第 1 のパッキング処理）、外符号エンコーダ 1 3 9 へのメモリにオーバーフローデータをパッキングして読み込む処理（第 2 のパッキング処理）、外符号パリティの生成、データおよび外符号パリティをメインメモリ 1 6 0 の第 2 の領域 2 5 0 B に書き戻す処理が 1 E C C ブロック単位でなされる。外符号エンコーダ 1 3 9 が E C C ブロックのサイズのメモリを備えることによって、メインメモリ 1 6 0 へのアクセスの頻度を少なくすることができる。

そして、1ピクチャに含まれる所定数のECCブロック（例えば32個のECCブロック）の処理が終了すると、1ピクチャのパッキング、外符号の符号化が終了する。そして、インターフェース164を介してメインメモリ160の領域250Bから読出したデータがID付加部148、内符号エンコーダ147、同期付加部150で処理され、並列直列変換部124によって、同期付加部150の出力データがビットシリアルデータに変換される。出力されるシリアルデータがパーシャル・レスポンスクラス4のプリコーダ125により処理される。この出力が必要に応じてデジタル変調され、記録アンプ110を介して、回転ドラム111に設けられた回転ヘッドに供給される。

なお、ECCブロック内にヌルシンクと称する有効なデータが配されないシンクブロックを導入し、記録ビデオ信号のフォーマットの違いに対してECCブロックの構成の柔軟性を持たせるようになされる。ヌルシンクは、パッキングおよびシャフリングブロック137のパッキング部137aにおいて生成され、メインメモリ160に書込まれる。従って、ヌルシンクがデータ記録領域を持つことになるので、これをオーバーフロー部分の記録用シンクとして使用することができる。

オーディオデータの場合では、1フィールドのオーディオデータの偶数番目のサンプルと奇数番目のサンプルとがそれぞれ別のECCブロックを構成する。ECCの外符号の系列は、入力順序のオーディオサンプルで構成されるので、外符号系列のオーディオサンプルが入力される毎に外符号エンコーダ136が外符号パリティを生成する。外符号エンコーダ136の出力をメインメモリ160の領域252に書込む時のアドレス制御によって、シャフリング部147がシャフリング（チャンネル単位およびシンクブロック単位）を行う。

さらに、126で示すCPUインターフェースが設けられ、システムコントローラとして機能する外部のCPU127からのデータを受け取り、内部ブロックに対してパラメータの設定が可能とされている。複数のフォーマットに対応するために、シンクブロック長、パリティ長を始め多くのパラメータを設定することが可能とされている。

- パラメータの1つとしての”パッキング長データ”は、パッキング部137aおよび137bに送られ、パッキング部137a、137bは、これに基づいて決められた固定枠（第19図Aで「シンクブロック長」として示される長さ）にVLCデータを詰め込む。
- 10 パラメータの1つとしての”パック数データ”は、パッキング部137bに送られ、パッキング部137bは、これに基づいて1シンクブロック当たりのパック数を決め、決められたパック数分のデータを外符号エンコーダ139に供給する。

- パラメータの1つとしての”ビデオ外符号パリティ数データ”は、
- 15 外符号エンコーダ139に送られ、外符号エンコーダ139は、これに基づいた数のパリティが発声されるビデオデータの外符号の符号化を行う。

- パラメータの1つとしての”ID情報”および”DID情報”のそれぞれは、ID付加部148に送られ、ID付加部148は、これら
- 20 ID情報およびDID情報をメインメモリ160から読み出された単位長のデータ列に付加する。

- パラメータの1つとしての”ビデオ内符号用パリティ数データ”および”オーディオ内符号用パリティ数データ”のそれぞれは、内符号エンコーダ149に送られ、内符号エンコーダ149は、これらに基づいた数のパリティが発生されるビデオデータとオーディオデータの
- 25 内符号の符号化を行う。なお、内符号エンコーダ149には、パラメ

ータの1つである”シンク長データ”も送られており、これにより、内符号化されたデータの単位長（シンク長）が規制される。

また、パラメータの1つとしてのシャフリングテーブルデータがビデオ用シャフリングテーブル（RAM）128vおよびオーディオ用
5 シャフリングテーブル（RAM）128aに格納される。シャフリングテーブル128vは、ビデオシャフリング部137bおよび140のシャフリングのためのアドレス変換を行う。シャフリングテーブル128aは、オーディオシャフリング147のためのアドレス変換を行う。

10 上述したように、この発明の一実施形態では、記録データが記録される領域（ビデオセクタおよびオーディオセクタ）と分離したシステム領域（sys）が設けられ、システム領域にヘッダ部（シーケンス層のヘッダおよびピクチャ層のヘッダ）の少なくとも一部を記録している。第23図は、システム領域に対する記録処理の構成を示す。こ
15 の構成は、記録側MFC106内に設けられている。

第23図において、51がMPEGエンコーダ102およびSDTI受信部108からのMPEGストリームの中で選択された一方の入力ストリームを示す。入力ストリーム51は、係数データの並び替えの処理がされたものでも良い。入力ストリーム51が記録処理のため
20 にそのまま出力ストリーム52として出力されると共に、検出部53に供給される。

検出部53では、入力ストリーム51中のシーケンス層のヘッダおよびピクチャ層のヘッダを検出し、これらのヘッダの全ての情報、またはその中の復号に必要とされる一部の情報を検出し、分離する。一
25 例として、システム層のヘッダに含まれる情報である、画素数、ビットレート、プロファイル、レベル、色差フォーマット、プログレッシ

ブシーケンスと、ピクチャ層のヘッダに含まれる情報である、イントラマクロブロックのDC係精度の設定、フレーム構造・フィールド構造、表示フィールドの指定、量子化スケールの選択、VLCタイプの選択、ジグザグ・オルタネートスキニングの選択、クロマフォーマットの指定等の情報（フラグ）が検出される。

検出部53で分離された情報54がシステム領域に対して記録される。この場合、第16図を参照して説明したように、システム領域に記録される他の情報と共にシンクブロックのデータ構成とされ、また、ビデオセクタ中の所定位置のシステム領域にそのシンクブロックが記録されるように、信号処理がなされる。

第24図は、再生側MFC114内に設けられる信号処理部分を示す。61で示す入力ストリームは、磁気テープから再生されたストリームであり、62で示す入力は、システム領域から再生されたデータである。これらのデータがセクタ63に供給される。セクタ63は、システム領域の再生データ62に基づいてシーケンス層のヘッダおよびピクチャ層のヘッダを作成する機能と、入力ストリーム61自身と、入力ストリーム61中のヘッダに対して作成されたヘッダが付加されたストリームの一方を出力ストリーム65として出力する機能とを有する。セクタ63の選択動作は、モード64により制御される。モード64は、デジタルVTRの動作モードを示すデータであって、ユーザのキー操作等に基づいてシスコン121から出力される。

第25図は、再生側の信号処理を示すフローチャートである。最初に、ステップS1において、再生動作が高速再生モードか否かがモード64に基づいて決定される。高速再生モードでなければ、入力ストリーム61に含まれるヘッダ（シーケンス層のヘッダおよびピクチャ

層のヘッダ)をそのまま出力ストリーム65のヘッダとする(ステップ62)。

若し、ステップS1において、高速再生モードであると、モード64に基づいて決定されると、システム領域から再生されたデータを基
5 にヘッダ(シーケンス層のヘッダおよびピクチャ層のヘッダ)を作成する(ステップS3)。セクタ63は、この作成されたヘッダを入力ストリーム61に対して付加した出力ストリーム65を出力する。以上の処理によって、セクタ63からの出力ストリーム65は、高速再生モードにおいても、確実にヘッダが付加されたものとされる。

10 なお、高速再生モードにおいて、入力ストリーム61中にヘッダが存在することもありうる。その場合に、そのヘッダを有効なものとして出力することもある。しかしながら、一実施形態のようなパッキング処理を行っている時には、デパッキングを高速再生モードでは行わないので、システム領域の再生データに基づいて作成されたヘ
15 ッダを使用するようにしている。

なお、以上の説明では、シーケンス層のヘッダとピクチャ層のヘッダとの両方を固定の値とし、また、システム領域に記録している。しかしながら、シーケンス層のヘッダをピクチャ毎に変化させることは比較的少ないので、ピクチャ層のヘッダのみを対象として、この発明
20 を適用しても良い。

上述では、この発明がMPEGやJPEGのデータストリームを記録するデジタルVTRに適用されるように説明したが、この発明は、他の階層構造を有する圧縮符号化に対しても適用可能である。

以上説明したように、この発明によれば、全てのフレームのヘッダ
25 の情報を同一としているので、異なるフレームに属する断片的データによって1フレームのストリームが構成される高速再生動作時におい

て、再生されたストリームを確実に復元することができる。

請求の範囲

1. デジタルビデオ信号をテープ状記録媒体に記録する記録装置において、

5 圧縮符号化され、ヘッダが付加されたストリームをテープ状記録媒体に記録する手段を有し、

各フレームに対して付加されるヘッダの情報を全てのフレームに対して同一とすることを特徴とする記録装置。

2. 請求の範囲 1 において、

10 上記ストリームは、デジタルビデオ信号の全てのフレームがフレーム内符号化によって圧縮されていることを特徴とする記録装置。

3. 請求の範囲 1 において、

上記圧縮符号化は、階層構造を有するストリームを生成するものであって、

15 上記ヘッダが最上位階層のヘッダであることを特徴とする記録装置。

4. 請求の範囲 1 において、

上記圧縮符号化は、階層構造を有するストリームを生成するものであって、

20 上記ヘッダがフレーム毎に付加されるヘッダであることを特徴とする記録装置。

5. デジタルビデオ信号をテープ状記録媒体に記録する記録方法において、

圧縮符号化され、ヘッダが付加されたストリームをテープ状記録媒体に記録し、

25 各フレームに対して付加されるヘッダの情報を全てのフレームに対して同一とすることを特徴とする記録方法。

6. デジタルビデオ信号をテープ状記録媒体に記録する記録装置において、

圧縮符号化され、ヘッダが付加されたストリームをテープ状記録媒体に記録する手段を有し、

- 5 上記テープ状記録媒体を記録時の速度より速く送る高速再生時に、ほぼ確実に再生可能なシステム領域を上記ストリームの記録領域と分離して設定し、

上記システム領域に対して、上記ヘッダの少なくとも一部を記録することを特徴とする記録装置。

- 10 7. 請求の範囲 6 において、

上記ストリームは、デジタルビデオ信号の全てがフレーム内符号化によって圧縮されていることを特徴とする記録装置。

8. 請求の範囲 6 において、

上記圧縮符号化は、階層構造を有するストリームを生成するもので

- 15 あって、

上記システム領域に対して記録される情報がフレーム毎に付加されるヘッダに含まれる情報であることを特徴とする記録装置。

9. 請求の範囲 6 において、

上記圧縮符号化は、階層構造を有するストリームを生成するもので

- 20 あって、

上記システム領域に対して記録される情報が最上位階層のヘッダに含まれる情報であることを特徴とする記録装置。

10. デジタルビデオ信号をテープ状記録媒体に記録する記録方法において、

- 25 圧縮符号化され、ヘッダが付加されたストリームをテープ状記録媒体に記録し、

上記テープ状記録媒体を記録時の速度より速く送る高速再生時に、ほぼ確実に再生可能なシステム領域を上記ストリームの記録領域と分離して設定し、

上記システム領域に対して、上記ヘッダの少なくとも一部を記録することを特徴とする記録方法。

1 1. 圧縮符号化され、ヘッダが付加されたストリームが記録されると共に、テープ状記録媒体を記録時の速度より速く送る高速再生時に、ほぼ確実に再生可能で、且つストリームの記録領域と分離して設定されたシステム領域に対して、上記ヘッダの少なくとも一部が記録されたテープ状記録媒体を再生する再生装置において、

高速再生時に上記システム領域から再生した上記ヘッダに含まれる情報を使用して再生ストリームを復号することを特徴とする再生装置。

1 2. 請求の範囲 1 1 において、

15 上記システム領域から再生した上記ヘッダに含まれる情報によって上記ヘッダを作成し、作成した上記ヘッダに基づいて再生ストリームを復号することを特徴とする再生装置。

1 3. 請求の範囲 1 1 において、

20 上記システム領域から再生する情報がフレーム毎に付加されるヘッダに含まれる情報であることを特徴とする再生装置。

1 4. 請求の範囲 1 1 において、

上記ストリームが階層構造を有し、

上記システム領域から再生する情報が最上位階層のヘッダに含まれる情報であることを特徴とする再生装置。

25 1 5. 圧縮符号化され、ヘッダが付加されたストリームが記録されると共に、テープ状記録媒体を記録時の速度より速く送る高速再生時に

、ほぼ確実に再生可能で、且つストリームの記録領域と分離して設定されたシステム領域に対して、上記ヘッダの少なくとも一部が記録されたテープ状記録媒体を再生する再生方法において、

高速再生時に上記システム領域から再生した上記ヘッダに含まれる
5 情報を使用して再生ストリームを復号することを特徴とする再生方法。

16. デジタルビデオ信号をテープ状記録媒体に記録する記録装置において、

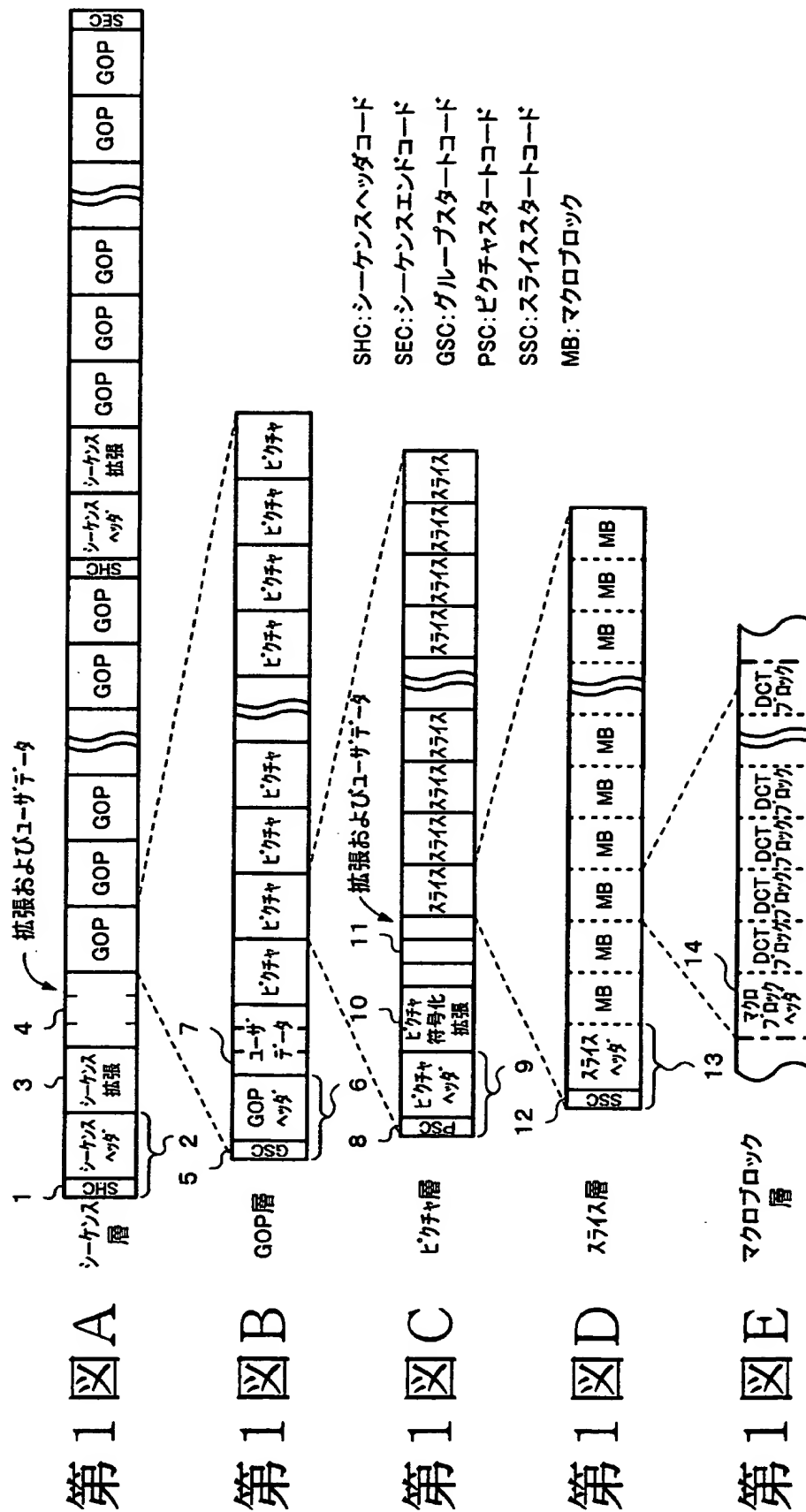
圧縮符号化され、ヘッダが付加されたストリームをテープ状記録媒
10 体に記録する手段を有し、

各フレームに対して付加されるヘッダの情報を全てのフレームに対して同一とし、

上記テープ状記録媒体を記録時の速度より速く送る高速再生時に、
ほぼ確実に再生可能なシステム領域を上記ストリームの記録領域と分
15 離して設定し、

上記システム領域に対して、上記ヘッダの少なくとも一部の情報を記録することを特徴とする記録装置。

THIS PAGE BLANK (USPTO)



THIS PAGE BLANK (USPTO)

第 2 図

コード名	ビット数	内容
sequence header code	32	シーケンスヘッダコード
horizontal size value	12	水平方向画素数下位12ビット
vertical size value	12	垂直方向ライン数下位12ビット
aspect ratio information	4	画素アスペクト比情報
frame rate code	4	フレームレートコード
bit rate value	18	ビットレート下位18ビット(400ビット単位表示)
vbv buffer size value	10	VBVバッファサイズ下位10ビット
intra quantiser matrix [64]	8 * 64	イントラMB用量子化マトリクス値
non intra quantiser matrix [64]	8 * 64	非イントラMB用量子化マトリクス値

第 3 図

コード名	ビット数	内容
profile and level indication	8	プロファイル、レベル
progressive sequence	1	シーケンス全体のプログレッシブ画像フラグ
chroma format	2	色差フォーマット
low delay	1	低遅延モード(Bピクチャなし)

THIS PAGE BLANK (USPTO)

第4図

コード名	ビット数	内容
extension data (0)		拡張データ(0)
sequence display extension ()		シーケンス表示()
sequence scalable extension ()		シーケンススケーラブル拡張()
extension start code identifier	4	シーケンススケーラブル拡張ID
scalable mode	2	スケーラビリティモード
layer id	4	スケーラブル階層のレイヤID
空間スケーラビリティの場合		
lower layer prediction horizontal size	14	予測用下位レイヤの水平サイズ
lower layer prediction vertical size	14	予測用下位レイヤの垂直サイズ
vertical subsampling factor n	5	垂直方向アップサンプル用除数
テンポラルスケーラビリティの場合		
picture mux order	3	第1ベースレイヤ画像前の付加レイヤ画像数
picture mux factor	3	ベースレイヤ間の付加レイヤの画像数
user data ()		ユーザデータ()
user data	8	ユーザデータ

THIS PAGE BLANK (USPTO)

第5図

コード名	ビット数	内容
group start code ()	32	GOPスタートコード
time code	25	タイムコード(時, 分, 秒, ピクチャ)
closed gop	1	GOPの独立性を示すフラグ
broken link	1	GOP内Iピクチャ前のBピクチャの正当性フラグ

第6図

コード名	ビット数	内容
extension data (1)		拡張データ(1)
user data ()		ユーザデータ()
user data	8	ユーザデータ

THIS PAGE BLANK (USPTO)

第 7 図

コード名	ビット数	内容
picture start code	32	ピクチャスタートコード
temporal reference	10	GOP内画像の表示順序(modulo 1024)
picture coding type	3	ピクチャ符号化タイプ(I, B, P)
vbv delay	16	復号開始までのVBV遅延量

第 8 図

コード名	ビット数	内容
f code[s][t]	4	前・後方向(s), 水平・垂直(t)動きベクトル範囲
intra dc precision	2	イントラMBのDC係数精度
picture structure	2	ピクチャ構造(フレーム, フィールド)
top field first	1	表示フィールドの指定
frame pred frame dct	1	フレーム予測+フレームDCTフラグ
concealment motion vectors	1	イントラMBコンシールメントMVフラグ
q scale type	1	量子化スケールタイプ(線形, 非線形)
intra vlc format	1	イントラMB用VLCタイプ
alternate scan	1	スキヤニングタイプ(ジグザグ, オルタネート)
repeat first field	1	2:3ブルダウン用フィールドリピート
chroma 420 type	1	4:2:0のときprogressive frameと同値
progressive frame	1	プログレッシブフレームフラグ

THIS PAGE BLANK (USPTO)

第9図

コード名	ビット数	内容
extension data (2)		拡張データ(2)
quant matrix extension ()		量子化マトリクス拡張()
intra quantiser matrix[64]	8 * 64	イントラMB量子化マトリクス
non intra quantiser matrix[64]	8 * 64	非イントラMB量子化マトリクス
chroma intra quantiser matrix[64]	8 * 64	色差イントラ量子化マトリクス
chroma non intra quantiser matrix[64]	8 * 64	色差非イントラ量子化マトリクス
copyright extension ()		著作権拡張()
picture display extension ()		ピクチャ表示拡張()
picture spatial scalable extension ()		ピクチャ空間スケラブル拡張()
spatial temporal weight code table index	2	アップサンブル用時空間重み付けテーブル
lower layer progressive frame	1	下位レイヤプログレッシブ画像フラグ
lower layer deinterlaced field select	1	下位レイヤのフィールド選択
picture temporal scalable extension ()		ピクチャテンポラルスケラブル拡張()
reference select code	2	参照画面の選択
forward temporal reference	10	前方向予測用下位レイヤの画像番号
backward temporal reference	10	後方向予測用下位レイヤの画像番号
user data ()		ユーザデータ()
user data ()	8	ユーザデータ

THIS PAGE BLANK (USPTO)

第 1 0 図

コード名	ビット数	内容
slice start code	32	スライススタートコード+スライス垂直位置
slice vertical position extension	3	スライス垂直位置拡張用(>2800ライン)
priority breakpoint	7	データパーティショニング用区分点
quantiser scale code	5	量子化スケールコード(1~31)
intra slice	1	イントラスライスフラグ
macroblock ()		マクロブロックデータ()

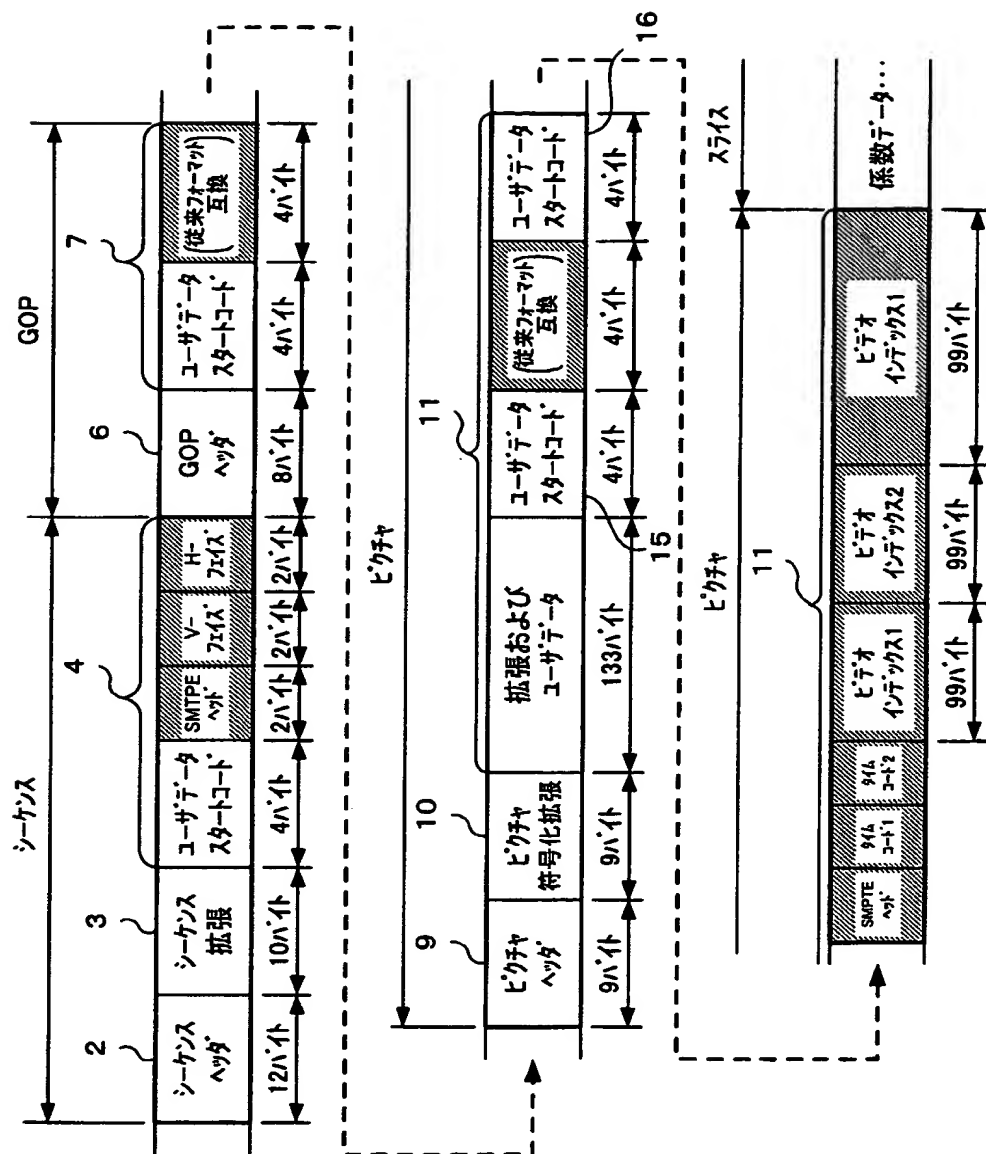
第 1 1 図

コード名	ビット数	内容
macroblock escape	11	MBアドレス拡張用(>33)
macroblock address increment	1-11	現MBアドレスと前MBアドレスの差
macroblock modes()		マクロブロックモード()
macroblock type	1-9	MB符号化タイプ(MC, Codedなど)
spatial temporal weight code	2	アップサンプル用の時空間重み付けコード
frame motion type	2	フレーム構造の動き補償タイプ
field motion type	2	フィールド構造の動き補償タイプ
dct type	1	DCTタイプ(フレーム, フィールド)
quantiser scale code	5	MB量子化スケールコード(1~31)
motion vectors(s)		動きベクトル(s)
motion vertical field select[r][s]	1	予測に用いる参照フィールドの選択
motion vector(r,s)		動きベクトル(r, s)
motion code[r][s][t]	1-11	基本差分動きベクトル
motion residual[r][s][t]	1-8	残差ベクトル
dmvector[t]	1-2	デュアルプライム用差分ベクトル
coded block pattern()		CBP
block()		ブロックデータ()

THIS PAGE BLANK (USPTO)

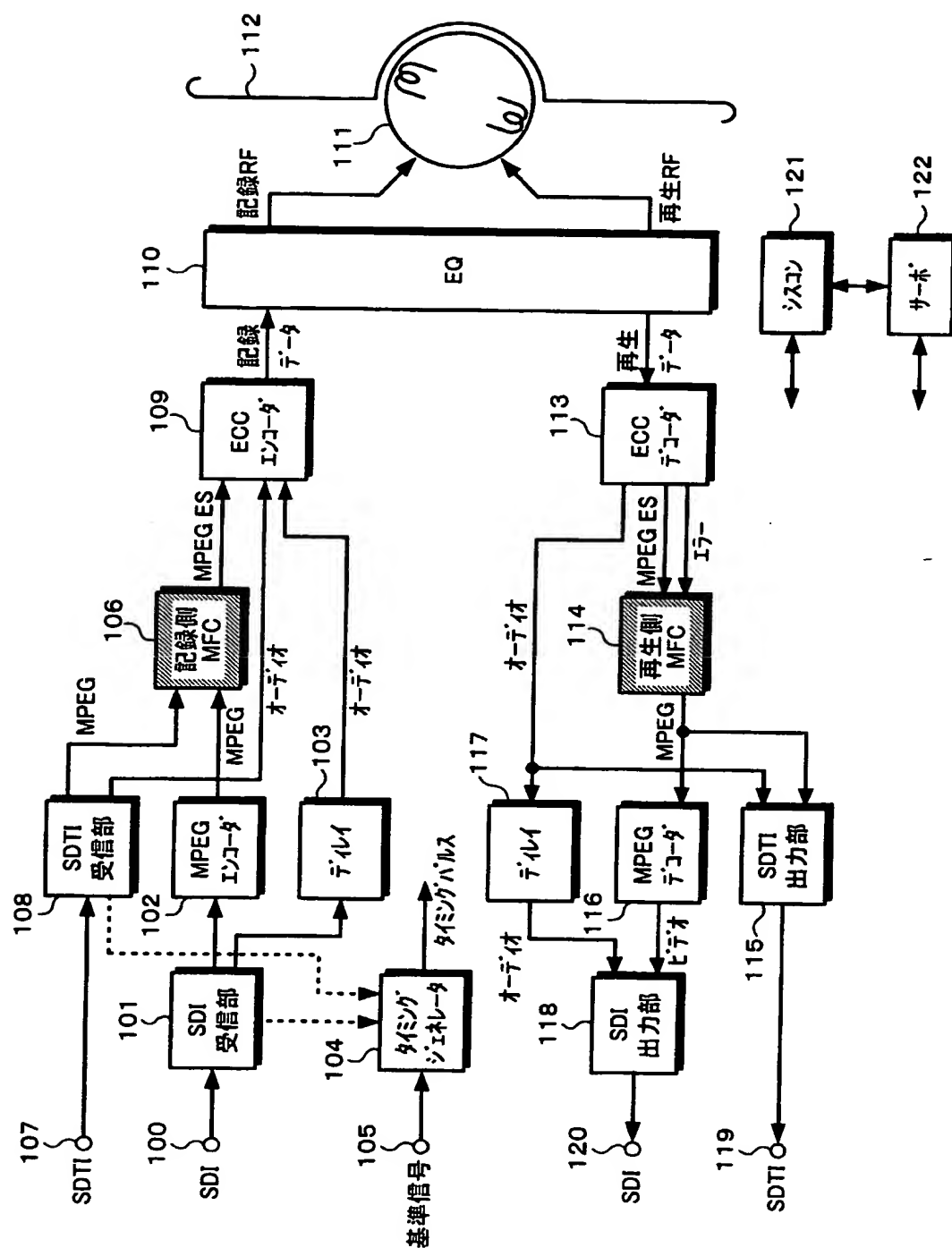
THIS PAGE BLANK (USPTO)

第 14 圖



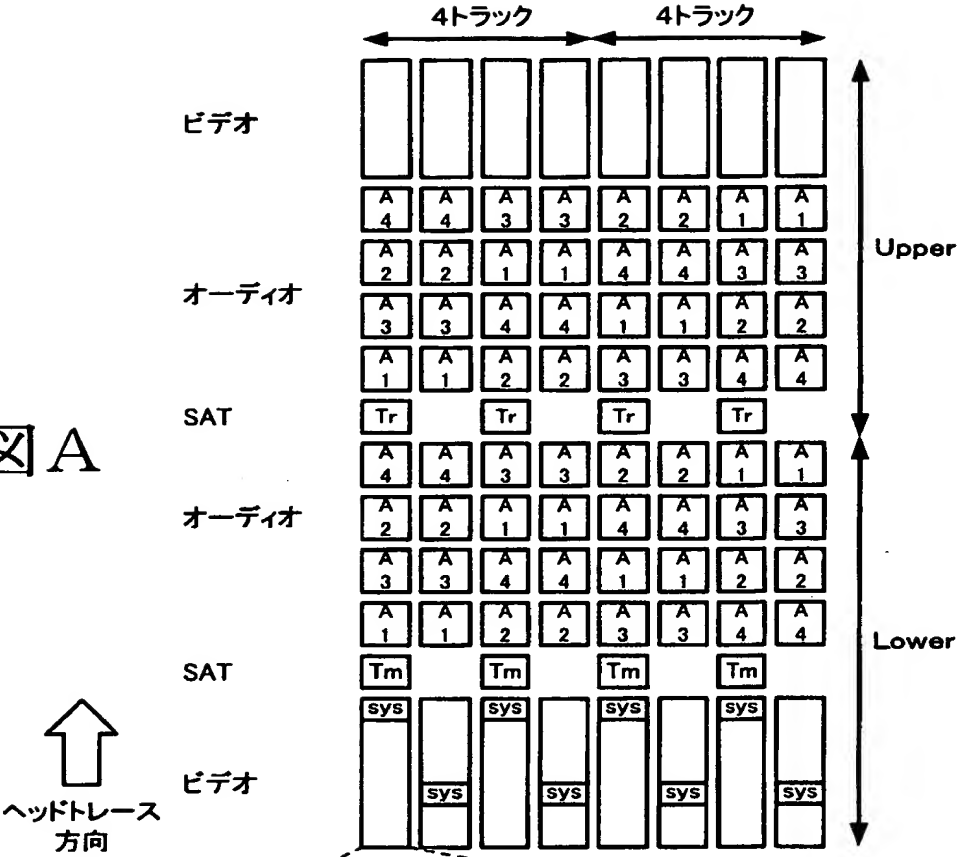
THIS PAGE BLANK (USPTO)

第15図

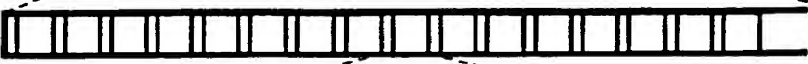


THIS PAGE BLANK (USPTO)

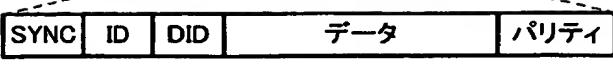
第 1 6 図 A



第 1 6 図 B

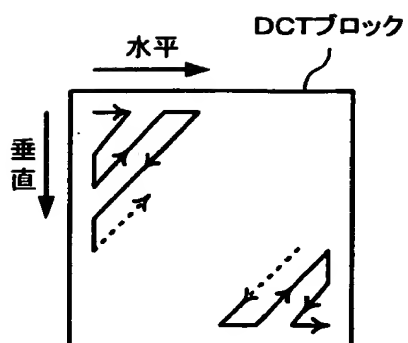


第 1 6 図 C

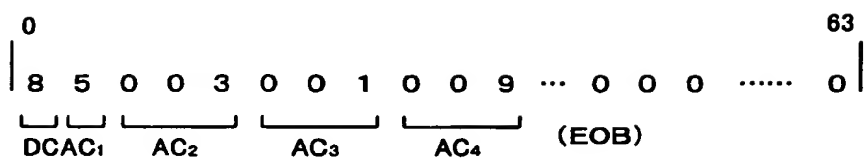


THIS PAGE BLANK (USPTO)

第 1 7 図 A

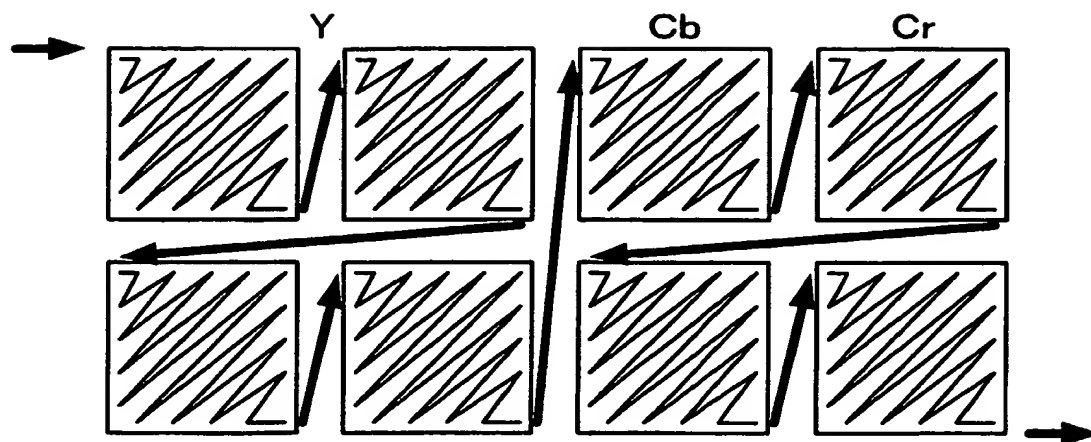


第 1 7 図 B

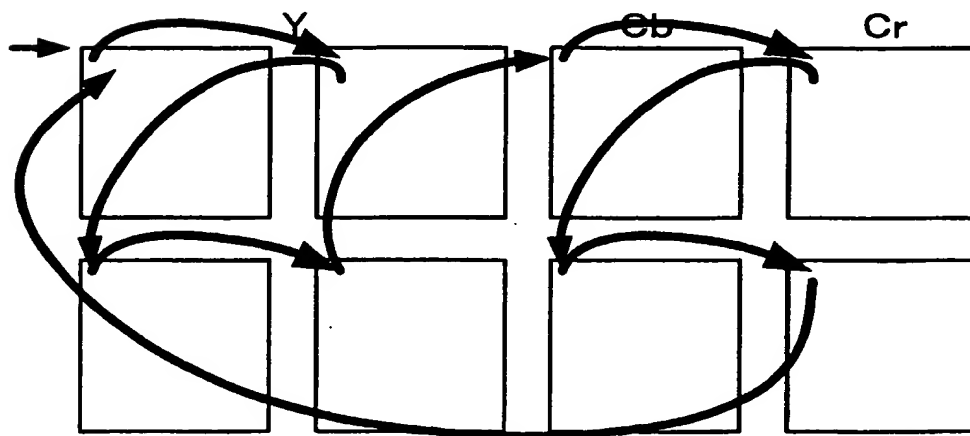


THIS PAGE BLANK (USPTO)

第 1 8 図 A

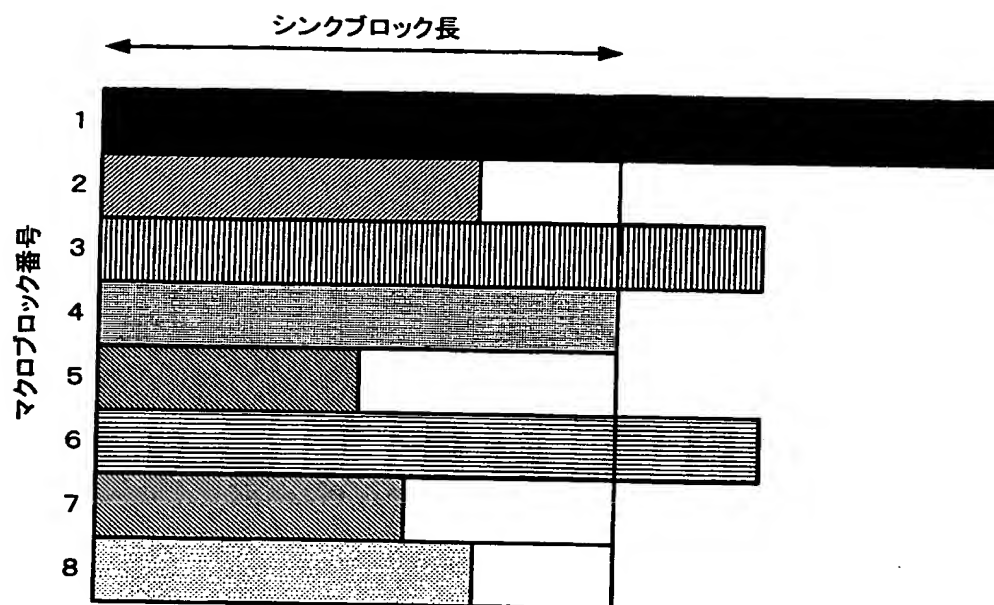


第 1 8 図 B

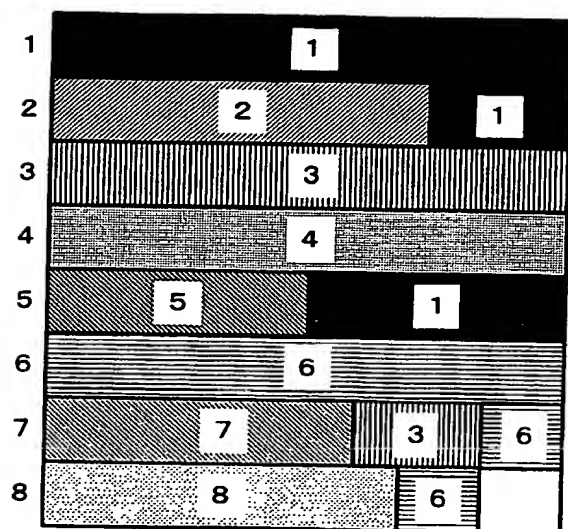


THIS PAGE BLANK (USPTO)

第 1 9 図 A

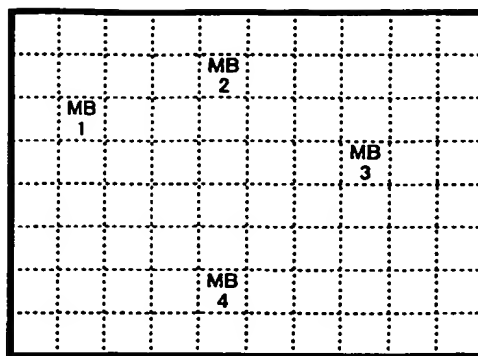


第 1 9 図 B

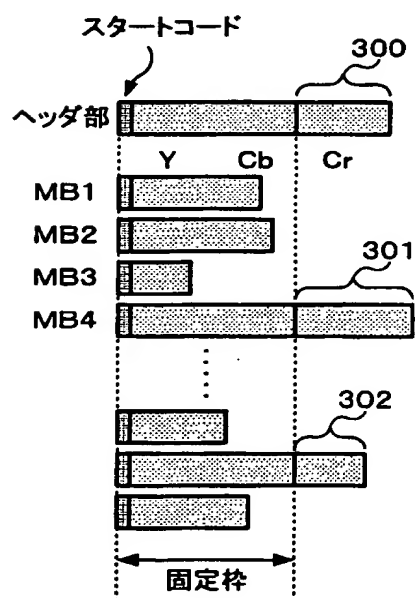


THIS PAGE BLANK (USPTO)

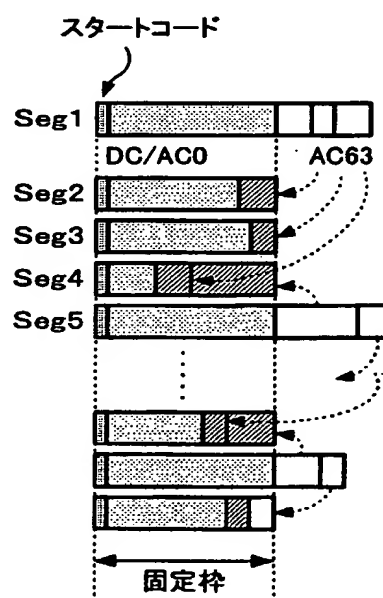
第 2 0 図 A



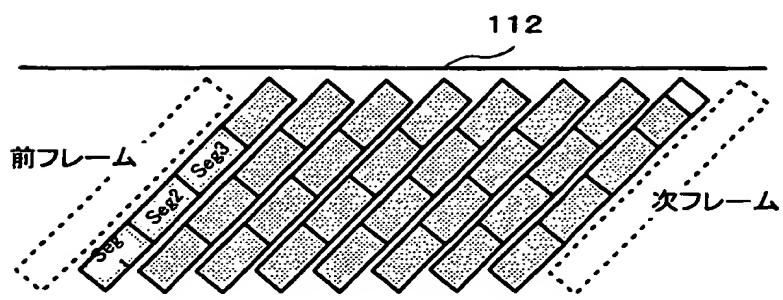
第 2 0 図 B



第 2 0 図 C



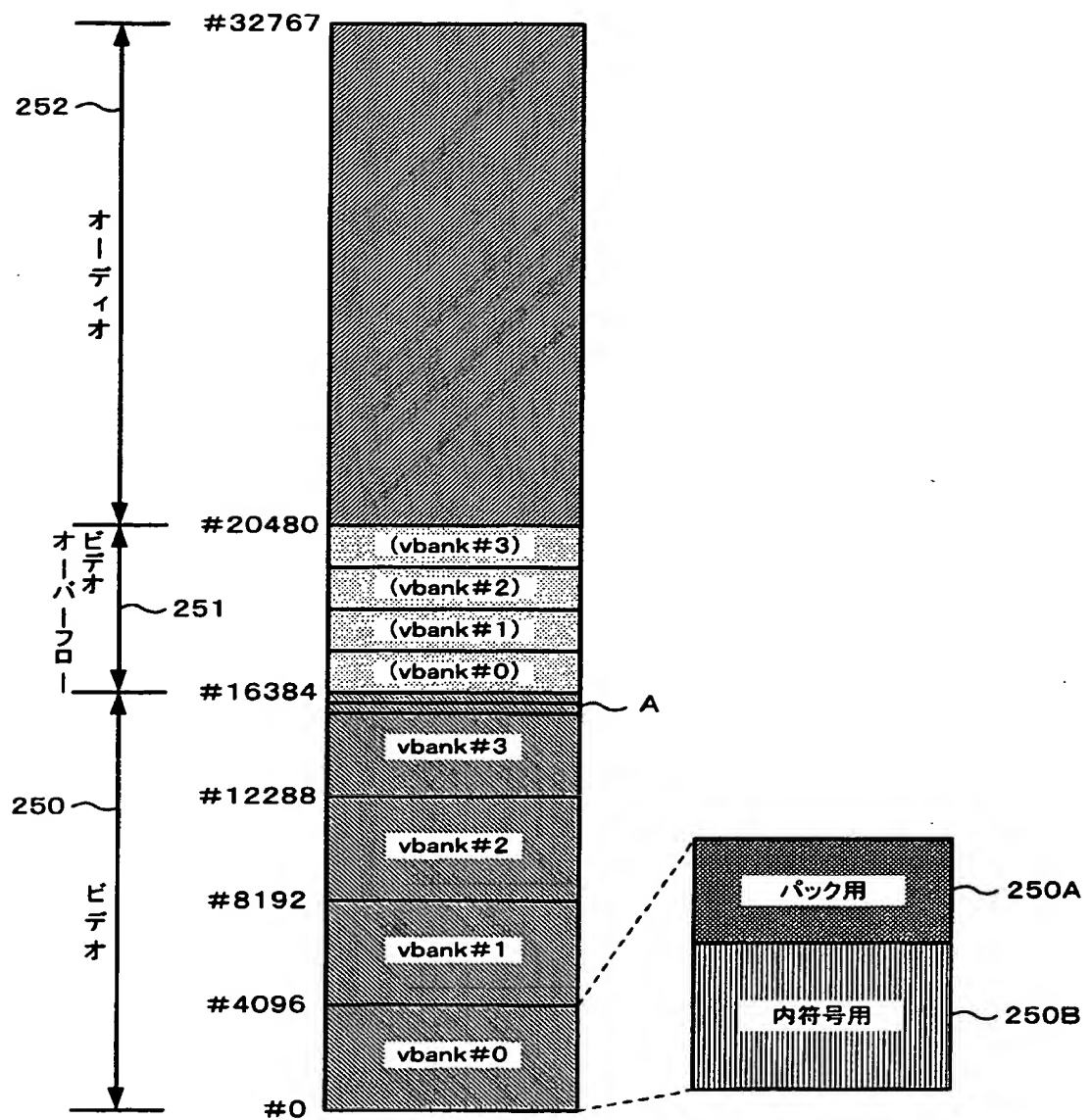
第 2 0 図 D



THIS PAGE BLANK (USPTO)

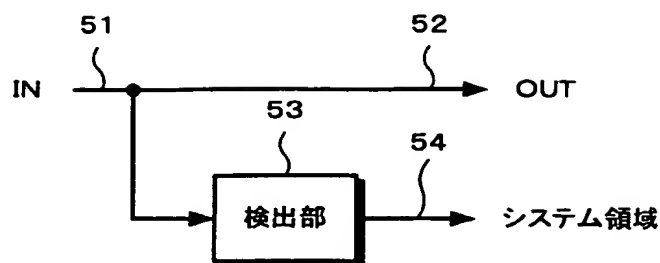
THIS PAGE BLANK (USPTO)

第 2 2 図

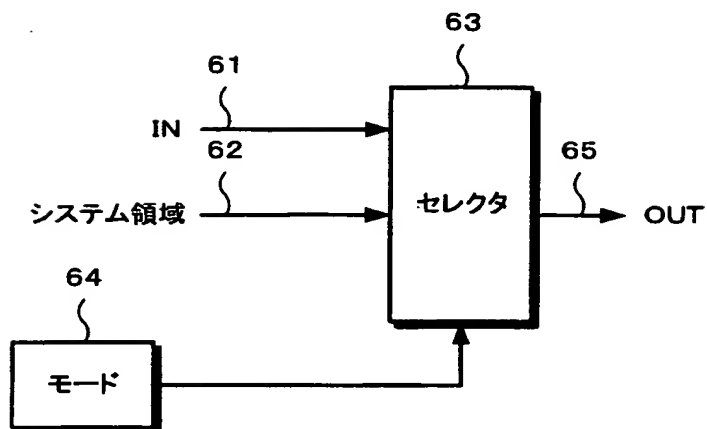
160

THIS PAGE BLANK (USPTO)

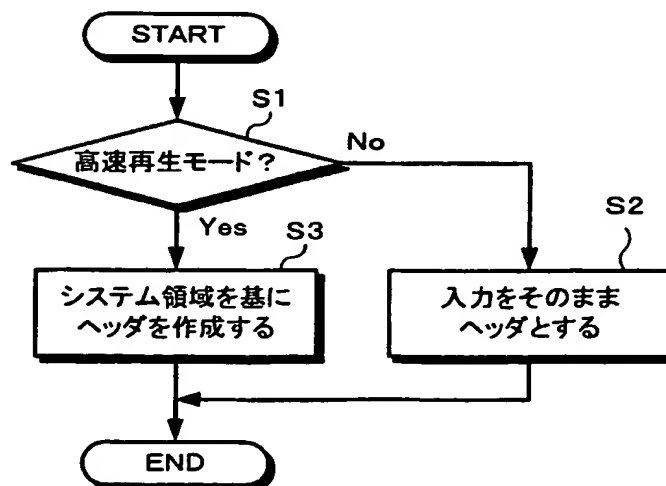
第 2 3 図



第 2 4 図

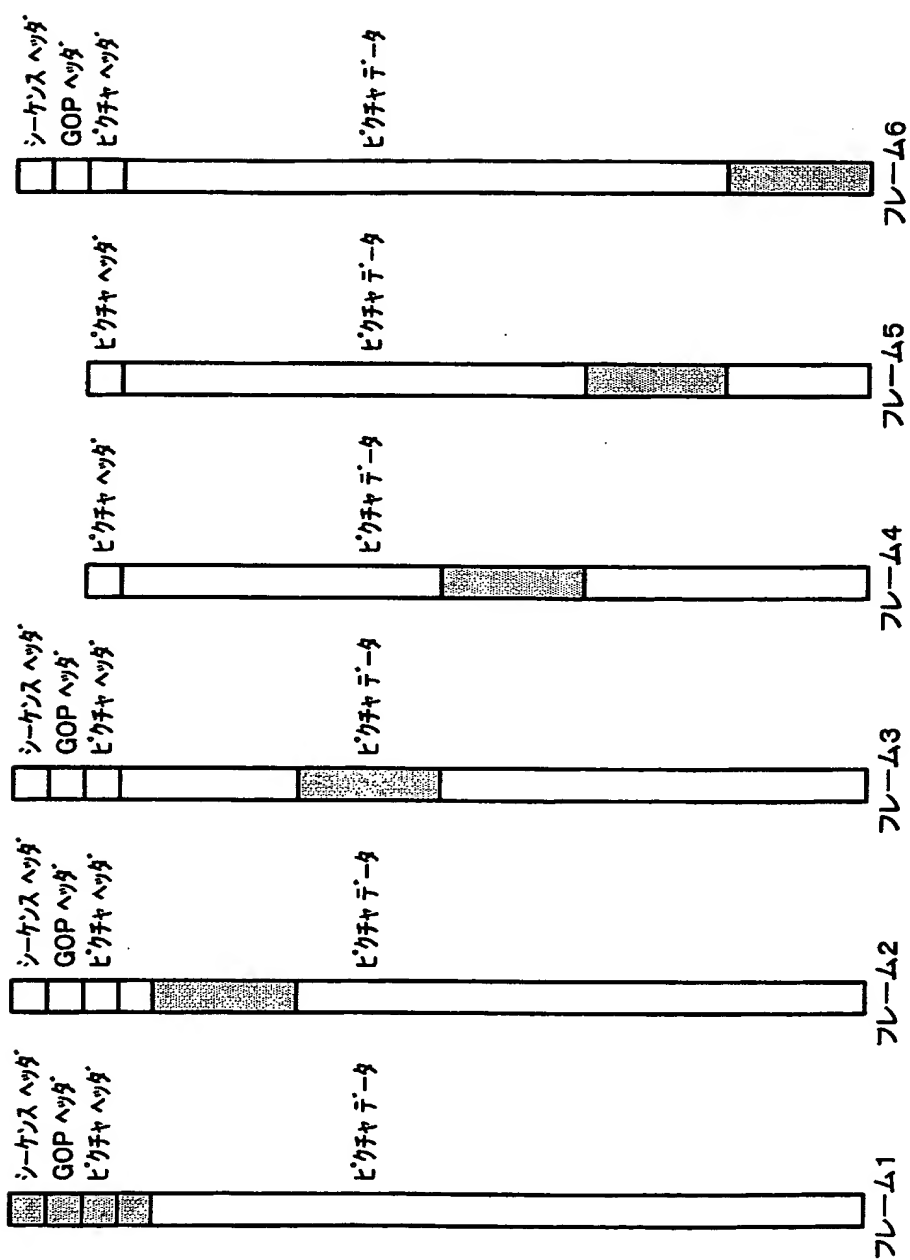


第 2 5 図



THIS PAGE BLANK (USPTO)

第26図



THIS PAGE BLANK (USPTO)

符号の説明

1	シーケンスヘッダコード
2	シーケンスヘッダ
3	シーケンス拡張
4	拡張およびユーザデータ
5	G O P スタートコード
8	ピクチャスタートコード
1 2	スライススタートコード
1 4	マクロブロックヘッダ
1 0 1	S D I 受信部
1 0 2	M P E G エンコーダ
1 0 6	記録側マルチフォーマットコンバータ (M F C)
1 0 8	S D T I 受信部
1 0 9	E C C エンコーダ
1 1 2	磁気テープ
1 1 3	E C C デコーダ
1 1 4	再生側 M F C
1 1 5	S D T I 出力部
1 1 6	M P E G デコーダ
1 1 8	S D I 出力部
1 3 7 a, 1 3 7 c	パッキング部
1 3 7 b	ビデオシャフリング部
1 3 9	外符号エンコーダ
1 4 0	ビデオシャフリング
1 4 9	内符号エンコーダ

THIS PAGE BLANK (USPTO)

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP00/08510

A. CLASSIFICATION OF SUBJECT MATTER
Int.Cl⁷ H04N5/92, H04N7/26

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl⁷ H04N5/91-5/956, H04N7/26

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched
Jitsuyo Shinan Koho 1922-1996 Toroku Jitsuyo Shinan Koho 1994-2001
Kokai Jitsuyo Shinan Koho 1971-2001 Jitsuyo Shinan Toroku Koho 1996-2001

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP, 7-250331, A (Matsushita Electric Ind. Co., Ltd.), 26 September, 1995 (26.09.95), Par. Nos. [0022]-[0026]; Figs. 3 to 4 & US, 5701386, A	1-5, 16
A	JP, 8-275109, A (Mitsubishi Electric Corporation), 18 October, 1996 (18.10.96), Par. Nos. [0074]; Fig. 3 & EP, 724361, A & SG, 33668, A & CN, 1139259, A & US, 5740306, A	6-16
A	JP, 5-199495, A (Hitachi, Ltd.) 06 August, 1993 (06.08.93) Par. Nos. [0008]-[0016]; Fig. 1 (Family: none)	2, 7
A	JP, 8-279987, A (Sharp Corporation), 22 October, 1996 (22.10.96), Par. Nos. [0012]-[0014]; Figs. 1 to 2 & EP, 695088, A & JP, 8-46902, A & JP, 8-279979, A & EP, 982942, A	2, 7

☐ Further documents are listed in the continuation of Box C.

☐ See patent family annex.

* Special categories of cited documents:
"A" document defining the general state of the art which is not
considered to be of particular relevance
"E" earlier document but published on or after the international filing
date
"L" document which may throw doubts on priority claim(s) or which is
cited to establish the publication date of another citation or other
special reason (as specified)
"O" document referring to an oral disclosure, use, exhibition or other
means
"P" document published prior to the international filing date but later
than the priority date claimed

"T" later document published after the international filing date or
priority date and not in conflict with the application but cited to
understand the principle or theory underlying the invention
"X" document of particular relevance; the claimed invention cannot be
considered novel or cannot be considered to involve an inventive
step when the document is taken alone
"Y" document of particular relevance; the claimed invention cannot be
considered to involve an inventive step when the document is
combined with one or more other such documents, such
combination being obvious to a person skilled in the art
"&" document member of the same patent family

Date of the actual completion of the international search
16 February, 2001 (16.02.01)

Date of mailing of the international search report
27 February, 2001 (27.02.01)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

THIS PAGE BLANK (USPTO)

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int. Cl⁷ H04N5/92, H04N7/26

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int. Cl⁷ H04N5/91-5/956, H04N7/26

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報 1922-1996年
 日本国公開実用新案公報 1971-2001年
 日本国登録実用新案公報 1994-2001年
 日本国実用新案登録公報 1996-2001年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	J P, 7-250331, A (松下電器産業株式会社) 26. 9月. 1995 (26. 09. 95) 段落番号【0022】-【0026】, 第3図-第4図 & US, 5701386, A	1-5、16
A	J P, 8-275109, A (三菱電機株式会社) 18. 10月. 1996 (18. 10. 96) 段落番号【0074】, 第3図 & EP, 724361, A & SG, 33668, A & CN, 1139259, A & US, 5740306, A	6-16

☒ C欄の続きにも文献が列挙されている。☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの
 「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
 「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
 「O」 口頭による開示、使用、展示等に関及する文献
 「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献
 「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの
 「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの
 「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの
 「&」 同一パテントファミリー文献

国際調査を完了した日

16. 02. 01

国際調査報告の発送日

27.02.01

国際調査機関の名称及びあて先

日本国特許庁 (ISA/J P)
 郵便番号100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

松元 伸次



5 C

2949

電話番号 03-3581-1101 内線 3540

C (続き). 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	JP, 5-199495, A (株式会社日立製作所) 6. 8月. 1993 (06. 08. 93) 段落番号【0008】-【0016】, 第1図 (ファミリーなし)	2, 7
A	JP, 8-279987, A (シャープ株式会社) 22. 10月. 1996 (22. 10. 96) 段落番号【0012】-【0014】, 第1図-第2図 & EP, 695088, A & JP, 8-46902, A & JP, 8-279979, A & EP, 982942, A	2, 7